科学研究費助成事業 研究成果報告書



平成 29 年 5 月 17 日現在

機関番号: 12601 研究種目: 若手研究(B) 研究期間: 2015~2016

課題番号: 15K20965

研究課題名(和文)大規模ベイジアンネットワーク構造探索並列アルゴリズムの研究

研究課題名(英文)Research on parallel algorithms for large scale Bayesian network structure search

研究代表者

玉田 嘉紀 (Tamada, Yoshinori)

東京大学・医科学研究所・特任講師

研究者番号:80435495

交付決定額(研究期間全体):(直接経費) 1,800,000円

研究成果の概要(和文):2次元トーラスネットワークを持つスーパーコンピュータ向けの最適DAG探索アルゴリズムを研究・開発し、FX10 4800計算ノードを用いて36変数200サンプルの DAG 探索(ベイジアンネットワーク)に11時間38分で計算させることに成功した。36変数の最適DAG探索が可能なことを示した世界初の成果である。その後、本アルゴリズムを改良し京コンピュータ20768計算ノードを用いて37変数の最適DAG探索に成功し現在論文準備中である。

研究成果の概要(英文):We have successfully developed the novel parallel algorithm for searching for the optimal DAG structure using the supercomputer with 2D torus interconnect network. Using this algorithm we have succeeded in searching for the optimal DAG structure of the 36 variables and 200 samples using FX10 4800 computation nodes. This is the first example of searching for the optimal DAG structure with 36 variables in the literature. We have then improved this algorithm and succeeded in the optimal 37 variable DAG search using K computer 20768 computation nodes. Currently we are preparing the submission of the paper of this result.

研究分野: バイオインフォマティクス

キーワード: ベイジアンネットワーク グラフ探索アルゴリズム 並列アルゴリズム

1.研究開始当初の背景

非循環有向グラフ(DAG)とは、閉路のな い有向グラフで、多変量確率構造を表すベイ ジアンネットワークと対応づけることがで きる(図1)。すなわち多変量のデータが得 られた際にその確率構造を DAG で表現する ことができ、データに最適な確率構造の推定 を DAG 探索とみなすことができることを意 味する。確率構造の探索は事後確率の最大化 に基づいて行う。この事後確率を DAG に対 するスコアとみなせば、ベイジアンネットワ ークの推定とは、最良なスコアとなる DAG の探索問題とみなせる。ベイジアンネットワ ーク推定の応用の一例として遺伝子ネット ワーク推定がある。遺伝子の発現量を確率変 数とみなし、遺伝子の発現量を計測した遺伝 子発現データから、遺伝子間の発現の確率構 造を推測し、それを解析することにより遺伝 子間の発現制御の関係や薬剤への細胞シス テムの応答を解析することが可能である。

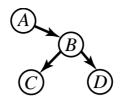
一般にヒトの遺伝子は2万程度存在するため、これらすべての遺伝子を含む遺伝子ネットワークが得られることが望ましいが、計測データを最もよく説明できるネットワーク構造(=確率構造)を探索することは計算量り最適なDAG を探索することは計算量に難しい問題として知られている。最可DAG 探索は解候補となるDAG の中から入るでよいが、解候補となる DAG の数が膨大なため、それらを列挙しその中から最適なものを探す必要がある。

動的計画法を用いた効率のよいアルゴリズムが発見され、それを用いることにより数十変数程度のベイジアンネットワークの推定が可能になった (Ott et al. 2004)。しかし上で述べたようにヒト遺伝子の数に比べるとはるかに小規模で実用的とは言い難い。したがって、より高速で大規模なベイジアンネットワークが推定可能なアルゴリズムが求められている。

計算時間のかかる問題を解く方法の一つに高速な計算機を使う方法が挙げられる。すなわちスーパーコンピュータを利用して、膨大な解候補を高速に探索すればよい。しかしながら動的計画法によるアルゴリズムの並列アルゴリズムは自明ではなく、スーパーコンピュータがあるだけでは高速に問題が解くことができるわけではない。大規模なDAG探索問題を解くには、効率良く大規模な並列計算が可能なDAG探索のための並列アルゴリズムが必要である。

2.研究の目的

本研究では、スーパーコンピュータを用いることにより、より大規模な最適な遺伝子ネットワーク探索、すなわちベイジアンネットワーク推定、あるいは最適 DAG 探索を実現することにある。これまで著者らは 256 並列で 32 変数の DAG 探索が可能なアルゴリズムを考案していたが (Tamada et al. 2011) 現



Pr(A, B, C, D) =Pr(A)Pr(B|A)Pr(C|B)Pr(D|B)

図1.DAGと対応する確率構造の例

代の最新スーパーコンピュータの並列度は百万を超えるレベルになっており、これまでの著者のアルゴリズムでは最新スーパーコンピュータの性能を十分に生かすことができない。Nikolovaら(2011)は 2048 並列まで可能なアルゴリズムを示し、33 変数のDAG 探索を 1 時間程度で計算可能なことを実証している。これはそれまでの最大規模のDAG 構造探索であるが、実証した並列度は2048 並列までであり、著者の既存アルゴリズムと同様、現代のスーパーコンピュータの並列度と比較すると十分な並列性能とは言い難い。

著者らの既存アルゴリズムはスーパーコ ンピュータの計算ノード全体で行う通信が 頻繁に必要なことから、その並列性能に限界 が生じていた。そこで著者らは京コンピュー タの持つトーラス構造の内部通信ネットワ ークの構造に着目し、この内部通信ネットワ ーク上で高速に通信可能な計算可能方式を 用いることによって、より大規模な並列化が 可能になるのではないかと考えた。すなわち、 トーラス構造を用いた京コンピュータでは 隣接通信が非常に高速に行える構造となっ ている。また局所的な隣接通信は全体の通信 ネットワークに影響を与えない。したがって、 この隣接通信だけを行うアルゴリズムを用 いることによって DAG 探索が可能になれば 非常に大規模に並列化が可能になり、最適 DAG 探索もより大規模なネットワークに対 して行うことが可能になると考えた。

隣接通信だけによる最適 DAG 探索の基本的な考えは以下の通りである。内部通信ネットワークを 1 次元のトーラスネットワークと 1 次元のトーラスネットワークと 6 次元のトーラスネットワークと 6 で必要なデータを必要な計算ノードにあるからず次々に送る。 1 つの計算ノードにあるからず次々に送る。 1 つの計算ノードにあいるによってからず次々に送る。 1 つの計算ノードに同時回の隣接計算ノードに同時回ので全体のデータの交換がデータを両方向の際接計算ノードにあるにしかしてのままではすべての計算ノー

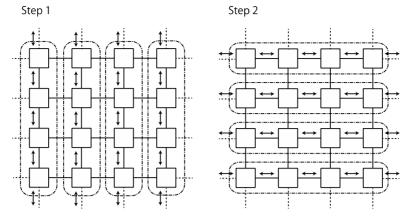


図2.2次元トーラスネットワークを利用した2フェーズによるデータ交換方式。Step 1 は縦方向のみの通信を行い、データを交換する。同一列の計算ノードはこのフェーズによりすべて同じデータを共有する。Step 2 で、横方向の計算ノードと通信を行い、共有したデータをバケツリレー式に配送・交換する。

ドが同期的に動作し、並列化効率が大規模な並列数では悪化することが容易に予想される。したがって、これを、2次元トーラスネットワークを仮定し、以下の様に2フェーズの通信方式にする(図2)。

まず最初のフェーズでは縦方向の計算ノードとのみ通信を行い、同一列で同じデータを共有する。次に、横方向のみに通信を行い、共有したデータを各計算ノードに送信する。この方式では計算ノード数を $N=\sqrt{N}\times\sqrt{N}$ と仮定すると、それぞれ $\lfloor\sqrt{N}/2\rfloor$ 回の通信で計算が終了し、また同期的に動作する計算ノード数もわずか \sqrt{N} 個となる。したがってきがある。もたがっても効率的な動作が期待できる。また通信中の待ち時間を利用して受信したデータを用いた計算を行う通信遅延隠蔽を行い、通信時間による効率の悪化を防ぐ。

本研究の目的はこの 2 次元トーラスを用いた隣接通信による最適 DAG 探索アルゴリズムの実証が目的である。

3.研究の方法

本研究は東京大学情報基盤センターの京 互換スーパーコンピュータ FX10 を用いた。 FX10 は 16 コア 1.8GH駆動の富士通製 SPARC64 IXfx を計算ノードあたり 1 基搭載したスーパーコンピュータで計 4800 ノードが導入たれている。搭載メモリは計算ノードあたり 32GiB である。計算ノードは 6 次元 Tofu ネットワークによって接続され、隣接ノード間の通信速度は 5.0GB/s である。この 6 次元 Tofu ネットワークからユーザビュー 3 次元のトーラスネットワークがユーザからは利用の能である。一般利用枠では全 4800 ノードのうち 1440 ノードが利用可能であった。アルゴリズムの実装は C 言語を用いており、並列化は MPI 及び OpenMP を用いた。

まず FX10 を利用して1次元トーラスネットワーク、すなわちリング状ネットワークのアルゴリズムを実装し、バケツリレー式の通信により最適 DAG 探索が可能なことを確認し

た。次に、2次元トーラスネットワーク用に 実装したアルゴリズムの拡張を行い、既存ア ルゴリズム、1次元アルゴリズム、2次元ア ルゴリズムそれぞれで性能を測定し、評価を 行った。初期の構想では必要であればさらに 3次元へと拡張し、さらなる高効率実行を構 想していたが、それは行わなかった。

4. 研究成果

表 1 に 28 変数 200 サンプルでの既存アル ゴリズム、1次元アルゴリズム、2次元アル ゴリズムの結果を示す。81 ノード(1296 コ ア)利用時、既存アルゴリズムが 2922.8 秒 かかっていた計算が1次元アルゴリズムで は 1450.6 秒になり、隣接通信による高速化 が実証できた。一方、並列化効率に目を移す と既存アルゴリズムが 81 ノード利用時と 1296 ノード (20,736 コア) 利用時の比較、 すなわち 16 倍の計算ノード数に対し、2.1 倍 程度(効率 0.13)の高速化と非常に効率が悪 いのに対し、1次元アルゴリズムは7.2倍、効 率 0.45)と大幅に改善しているものの理想値 である 16 倍 (効率 1.0) との比較では良いと は言えない。324 ノード利用時、1次元アル ゴリズムの並列化効率は 0.85 となっている ことを考えると、予想された大規模並列化に よる1次元アルゴリズムの非効率性が確認 できたと言える。

一方、2次元アルゴリズムでは81ノード利用時1169.0 秒と比較的低並列においても1次元アルゴリズムからさらに高速化することがわかり、さらに1296ノード利用時においては並列化効率が0.81と大幅に改善されることがわかった。既存アルゴリズムでは387.2秒かかっていたものが、同一の計算リソースを用いて2次元アルゴリズムでは90.7秒で終了しており、15倍という大幅な高速化を達成することができた。以上より従来のアルゴリズムによる2048並列と比較して20,736並列という大幅な高効率大規模並列を実証できた。

表 1. 既存アルゴリズム、1次元アルゴリズム、2次元アルゴリズムの比較。

previous method ($n = 28, m = 200$)								
No. nodes	81	162 324 648			1296			
	2922.8	2498.8	1917.2	1426.6	1387.2			
1D algorithm ($n = 28, m = 200$)								
No. nodes	81	162	324	648	1296			
	1450.6	760.3	428.6	298.4	201.2			

2D algorithm ($n = 28, m = 200$)							
height width	9	18	36				
9	1169.0	591.8	305.5				
18	595.6	303.8	161.4				
36	308.5	161.5	90.7				

高効率化による高速化が実証できた一方 で、2次元アルゴリズムの問題点も明らかに なった。2次元アルゴリズムでは縦通信フェ ーズにおいてすべての同一列計算ノードが 同一データを共有する。そのため、共有デー タを保存するために必要なメモリが増えて しまう。大規模な計算ではメモリ使用量がボ トルネックとなってしまい計算がそもそも 実行できなことがわかった。そのため、メモ リが不足する場合は、通信を複数回に分けて メモリの使用量を抑える方式を実装した。す なわち、縦・横の通信フェーズを複数回反復 する。これによりメモリ不足の際にも実行が 可能になった。ただし、反復により実行時間 の増加が予想される。表 2 は 26 変数 9 x 9=81 ノードで計算を行った際の、使用メモリを制 限した場合の反復回数である。1.6GB では反 復回数は1回と追加の反復は必要ない状況か らメモリ使用の制約を与えた場合、反復回数 の増加に伴って計算時間が大幅に上昇する ことがわかった。以上のことから2次元アル ゴリズムより効率的な3次元トーラスを用 いたアルゴリズムは以上のことからメモリ 使用量がさらに増加し、現在の並列度の範囲 では効果が少ないと判断し実装は行わなか った。

東京大学情報基盤センターでは FX10 全4800 ノードを 24 時間独占的に利用可能な大規模 HPC チャレンジという利用枠を年に 4回設定しており、著者は審査の結果利用を許可された。4800 ノード 76,800 コアを用いて 36変数 200 サンプルの計算に挑戦したところ 11時間 38 分で計算を無事終了することができた。36変数の最適 DAG 探索の実証は世界初であり文献上探索された最大の問題サイズである。

現在、1次元アルゴリズムをベースとしたメモリ使用量を低減する新しいアルゴリズムの研究を進めており良好な結果が得られている。京コンピュータ 20,763 計算ノードを用いて 37 変数の計算に成功している。現在この成果について論文執筆中である。アルゴリズム自体の研究では離散データ向けのスコア関数を用いていたが、遺伝子ネットワークへ適用可能なノンパラメトリック回帰

表2.メモリ制限による計算速度への影響

	100MB	200	400	800	1600
$a = 1 \sim 8$	1	1	1	1	1
9	3	2	1	1	1
10	5	3	2	2	1
11	8	4	2	2	1
12	11	6	3	3	1
13	13	7	4	4	1
14	14	7	4	4	1
15	13	7	4	4	1
16	10	5	3	3	1
17	7	4	2	2	1
18	4	2	1	1	1
19	2	1	1	1	1
20 ~ 26	1	1	1	1	1
Exec. time (sec)	802.86	555.80	438.37	344.17	256.43

モデルを用いたスコアを組み込み、京互換機向け及び東京大学医科学研究所ヒトゲノム解析センターのスーパーコンピュータ向けに公開している。

(謝辞)

本研究の実装及び計算実験は主として本 多弘和氏によるものであり、この場をお借り して感謝いたします。

5. 主な発表論文等

(研究代表者、研究分担者及び連携研究者に は下線)

[雑誌論文](計1件)

Honda, H., <u>Tamada, Y.</u>, Suda, R., Efficient Parallel Algorithm for Optimal DAG Structure Search on Parallel Computer with Torus Network, In Proceedings of the 16th International Conference on Algorithms and Architectures for Parallel Processing (ICA3PP 2016), Lecture Notes in Computer Science 10048, 483-502, 2016.

〔その他〕

ホームページ等

http://sign.hgc.jp/signbn/

6.研究組織

(1)研究代表者

玉田 嘉紀 (TAMADA, Yoshinori) 東京大学・医科学研究所・特任講師 研究者番号:80435495