科研費

科学研究費助成事業 研究成果報告書

令和 6 年 6 月 1 9 日現在

機関番号: 13901

研究種目: 挑戦的研究(萌芽)

研究期間: 2022 ~ 2023

課題番号: 22K18808

研究課題名(和文)HVPE法によるGaNのpn接合周期構造の高速成長とSJダイオードの作製

研究課題名(英文)High speed growth of pn junction by HVPE for fabrication of SJ diod

研究代表者

本田 善央 (Honda, Yoshio)

名古屋大学・未来材料・システム研究所・教授

研究者番号:60362274

交付決定額(研究期間全体):(直接経費) 5,000,000円

研究成果の概要(和文):本研究では、HVPEにおいてpn周期構造を作製すること、およびイオン注入技術を用いた横型pn接合の作製とそのプロセス確立を目指して研究を行った。pn周期構造においては、HVPE成長炉内のMgメモリ効果の改善を行い、急峻なpn界面の作製に成功した。さらに、p-GaN上にn-GaNを成長した場合、SIMSによりMg濃度を計測すると、測定限界以下まで減少することを明らかとした。この成果から周期構造の作製への可能性を示した。また横型pn構造では、整流性を確認するとともに電流通電時の発光を確認したことから、pn接合が作製可能であると考えられる。一方で非常に抵抗値は高く、コンタクト抵抗に課題を残している。

研究成果の学術的意義や社会的意義 GaN成長では、通常pn接合を作製する際はp層をトップにする。これはMgの炉内メモリが強く、Mgを使用した後の膜にMgが入り込むため、デバイスが作製困難となるためである。また、HVPE法ではMgのドーピング自体がこれまで困難であった。本研究により、HVPE法によりMgの濃度制御を確立することに加え、メモリ効果を改善することで、理想的なpn周期構造を作製するための基礎的な技術を獲得した。これにより、HVPE法の高速な成長速度を利用可能となる。本成果はpn周期構造を用いた超高耐圧GaNパワーデバイスを作製するための基幹技術となりうる可能性を有しており、学術的、社会的に大きな意義を有する。

研究成果の概要(英文): In this study, we investigated the fabrication of pn-periodic structures by HVPE and the fabrication of horizontal pn junctions using ion implantation and the establishment of the process. Regarding to pn-periodic structures, the Mg memory effect in the HVPE growth reactor was improved and steep pn interfaces were successfully fabricated. Furthermore, in the case of n-GaN grown on p-GaN, the Mg concentration was measured by SIMS, and it was found to decrease Mg concentration to below the measurement limit. This result indicates the possibility of fabricating periodic structures. In the horizontal pn structure, we confirmed the rectifying property and the luminescence during current flow, which suggests that pn junctions can be fabricated. On the other hand, the resistance is very high, leaving the contact resistance as an issue.

研究分野: 窒化物半導体結晶成長

キーワード: 窒化物半導体 pn接合 HVPE法 Mgドーピング SJ構造

科研費による研究は、研究者の自覚と責任において実施するものです。そのため、研究の実施や研究成果の公表等に ついては、国の要請等に基づくものではなく、その研究成果に関する見解や責任は、研究者個人に帰属します。

1.研究開始当初の背景

HVPE 法では、その成長速度の速さを活かし GaN 基板作製に利用されてきた。我々は、GaN の HVPE による、"pn ドーピングの制御技術"と"pn 接合技術"の開拓を 2017 年より実施してきたが、この技術開発を 2020 年に成功させ、pn ダイオード構造を世界に先駆けて作製した。研究開発当初、GaN のエピタキシャル成長は MOVPE が基本であった。HVPE 法による pn 制御技術の開発により、エピ技術に高速成長を融合させることを可能とし、新規デバイス作製技術創生の道が拓けた。本成長手法は、GaN デバイスの実用化技術として注目されており、2021 年から文科省の新規プロジェクトをスタートさせた。他方、申請者は GaN ナノコラムを利用した SJ 構造の作製を 2016 年より行った。本手法は不純物取り込みの均一性に問題があり失敗に終わったが、GaN における SJ への挑戦の第一歩であった。また、続けて GaN の分極効果を用いた横型の SJ 構造を用いた超高耐圧素子の開発も行っており、SJ 構造の作製手法を模索し続けてきた。このような背景のもと、HVPE の成功により実用的な速度の pn 接合周期厚膜構造作製技術が拓けたことで、新規手法での SJ ダイオード作製技術の開拓を開始した。

2.研究の目的

スーパージャンクション(SJ)は高耐圧半導体パワーデバイスにおける革命的構造である。pn 接合を周期的に横方向に並べるこの構造は、Si 製造技術の粋を集めた 3 次元デバイス作製技術の成せる業である。この構造を化合物半導体で作製すれば、Si を遥かに凌駕する究極の高耐圧デバイスが完成するはずであるが、加工技術の未熟さ故未だ実現していない。化合物半導体の中でも、GaN はハイパワー電子デバイス用材料の筆頭候補である。本材料では、内部の分極効果を利用した横型 SJ 構造が提案されており、高耐圧性能の一端が垣間見えている。しかしながら、この構造では分極を誘発するために、格子不整合系のヘテロ構造が必要であり、多数の積層構造の作製が困難である。そのため大電流化に難があり応用が限定されている。本研究は、これらの問題を新規結晶成長法の導入とプロセス技術の確立により解決し、GaN を用いた世界初の縦型SJ 構造による超高耐圧ハイパワーSJ デバイスを目指すものである。

3.研究の方法

図 1 に示すような GaN の pn 接合周期構造の作製を目的に、HVPE 成長に成長条件の最適化を行った。HVPE 装置では、III族原料として GaCl、V 族原料として NH_3 を用いた。供給部に金属 Ga を設置し、HCl ガスを供給することで、GaCl ガスとして供給した。キャリアガスには N_2 を用い、Si、 O_2 濃度の低下を目的として少量の H_2 を供給した。 M_g のメモリ効果の影響を除去するために、成長装置には n-GaN 成長部と p-GaN 成長部の 2 本のガス供給ノズルが装着されており、基板が成長中に自由に互いのノズルを行き来可能な構造とした。成長用基板としては GaN 基板、もしくは Sapphire/GaN テンプレート基板を利用した。基板を成長部に、金属 Ga を原料部にセットして、成長部の温度を 1050 で程度、原料部温度を 850 で程度に設定した。原料部から成長部までは最大 1m 程度の距離を有しているが、その間全区間を加熱するホットウォール形式の成長炉を用いた。この全区間加熱は、 M_g メモリの低減効果もある。成長炉内は常圧とした。Si のドーピング原料としては、塩化シラン(Si H_3 Cl)、 M_g のドーピングには粒状の M_g O を Ga と同じく原料部に配置し、HCl ガスの供給量により M_g Cl $_2$ として供給を行った。 M_g O に含まれる酸素は、成長中に膜内にはほぼ取り込まれないことは確認されている。得られた膜は SIMS で深さ

方向の元素プロフィールを解析し、本手法の優位性の確認を行った。本構造のままでは、SJとして機能しないため、側面に n 層と p 層を形成する必要がある。本研究では、イオン注入により GaN 基板の断面に Mg と Si を打ち込み pn 接合の形成を実施した。また、p 型層を形成するための Mg のイオン注入は未踏の分野であり、より整合するためのプロセス技術の開拓として、結晶成長によりドーピングを行った GaN:Mg からの Mg の拡散現象による p 型層の作製を実施した。

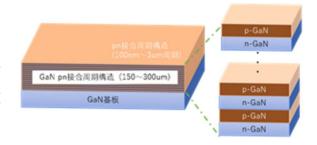


図1 GaN pn 接合周期構造の模式図

4. 研究成果

(1) HVPE 法による pn 周期構造作製に関する研究

Mg は GaN 中で拡散しやすく、また炉内でメモリすることから、GaN:Mg を成長した後に、GaN 膜を成長すると、ノンドーピングにも関わらず、後から成長した GaN 膜に Mg がドーピングされてしまう。そのため、npn のように作製したときの上側の界面での Mg の制御がより重要となる。また、GaN 中の Mg の固溶限は $2 \times 10^{18} cm^{-3}$ 程度と知られている。固溶限以下の Mg は Ga サイトに入った Mg_{Ga} の形となり、比較的安定なサイトを作る。一方で、固溶限を超えた Mg

は格子間に入り Mg_i となり、不安定サイトなために容易に拡散をする。従って、Mg の原料を正確に制御して、Mg の拡散を制限する必要がある。そこで、初めに MgO に供給する HCI の供給量を変化することで Mg の濃度制御を行った。

図 2 に $MgCl_2$ の供給量に対する、固相中の Mg 濃度を示したものである。 $MgCl_2$ の供給量は熱力学計算から求めた分圧となっているが、供給 HCl 流量とほぼ比例している。深さ方向に、均一な Mg のドーピングが可能であり、供給量と固相に取り込まれる Mg の量には比例関係があった。600 まで上げた場合、 $MgCl_2$ の供給量は蒸気圧の低下ともに大きく低下する。固相中の Mg 量も 10^{17} cm 3 まで下げることに成功しており、本実験により、Mg ドーピングは 10^{17} cm 3 ~ 10^{20} cm 3 まで制御す

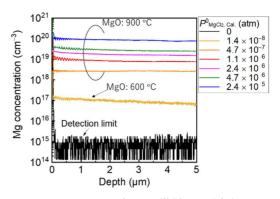


図 2 SIMS による各 Mg 供給量に対する固相中の Mg 濃度の深さ依存性

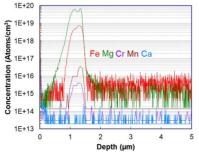
ることに成功した。現実的には原料部の温度を成長途中で変化することは困難であるため、希釈HCIを用いるなど、温度変化を伴わない成長炉の設計が必要となる。ドーピングした膜に対して、電気的な特性を評価したところ、MOVPE 成長で得られた GaN:Mg 膜とほぼ同じ特性が得られて、p型伝導の実現が可能であることを示した。

ここまでに Mg の制御が可能となり、次に Mg のドーピングにおけるその他の不純物の導入と、急峻性に関して評価を行った結果を示す。図 3 は UID-GaN/p-GaN/UIN-GaN を作製したときの SIMS プロファイルである。Mg ドーピング量は $5 \times 10^{19} \mathrm{cm}^{-3}$ 程度である。はじめに Mg 以外の元素プロファイルをみると、Fe、Cr、Mn が検出されている。これらの元素は Mg をドーピングした p-GaN 層のみから検出されている。特に Fe に関しては、Mg に対して約 1 桁低い量が検出されていた。Mg と Fe の立ち上がりが極めて一致していることから、Fe が p-GaN 層成長時に Mg と同時に取り込まれたことが分かる。この原因は、現状明確には分かっていないが、MgO 原料中に Fe が混入していることが一因であることを突き止めている。また、p-GaN 成長用ノズルにおいて Mg の先流しを実施すると Fe の混入が減少する結果が得られている。このことから、Fe が原料表面に偏析したものが成長初期に供給されることが想定される。偏析ではなく、HCI を流す配管部材から供給される Fe が成長初期時に供給されている可能性もあるが、いずれにしろ、これらの抑制には先流しが有効であることが明らかとなっているため、抑制は可能である。O に関しては、Mg の供給が過多であり、表面平坦性が乱れたことが混入の原因である。また、H に関しては、Mg と一緒に取り込まれることは、一般的に知られたことであり、成長手法を問わず、グローバルな結果が得られていることが分かった。

界面の急峻性に関して調査を行った。n-GaN p-GaN の切り替えにおいては、図3に示した 通り、急峻な立ち上がりを示した。一方で、 p-GaN n-GaN の切り替えでは表面方向に尾を引 く形になっている。この様子に関して図3の表面付近の拡大図を図4に示す。また、参考のた め、一般的な MOVPE で成長した p-GaN の表面方向への Mg の取り込まれ方に関するデータ[1] を示す。Mg の減少に関しては、一桁減少するのにおよそ 120~180 nm 必要であった。この状況 は、MOVPE の参考文献と比較してもおよそ同じ値である。成長中の拡散に起因するものの可能 性があるが、表面方向では成長フロントに Ga 空孔(V_{Ga})が部分的に発生するため、この実験では、 固溶限を超えてドーピングして存在する Mg;が容易に成長フロントに拡散していっているもの と推測される。この拡散は Mg の量を固溶限以下まで減少することで減らすことが可能であると 考えられる。HVPE のサンプルでは、MOVPE でみられる L3の傾きがない。MOVPE の場合は、 p-GaN と n-GaN を同じ場所で成長するため、成長炉内に Mg が付着するメモリが発生してしま い、原料の供給を止めた後にもMgが供給され続ける。この場合 $10^{17} \mathrm{cm}^3$ ほどのMgが残留して しまい、n-GaN の作製が困難となる。一方で、HVPE のサンプルにおいては、500 nm 程度で 10¹⁷cm ³以下まで Mg を減少させることが可能であった。さらにそれ以上の膜厚では、検出限界程度ま で Mg を減衰させることが可能であり、n-GaN と p-GaN の成長ノズルを分離して、メモリ効果 を無くした本手法が極めて有効であることが確認された。

(2) 横型 SJ 構造のプロセス検討

本研究では図5に示すように、pn 周期構造の両端に電極を作製するために、GaN の側面である、m面へのプロセスが必要である。図に示すように n-GaN と p-GaN お作製



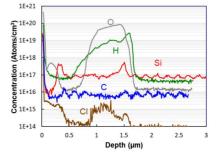


図 3 npn-GaN 構造の SIMS 解析による深さ方向の (左図)Mg,Fe の解析、(右図)O,Si の解析

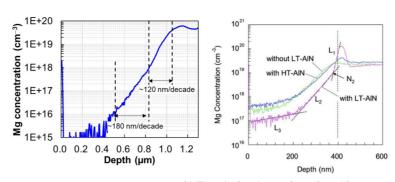


図 4 SIMS による Mg の拡散の解析(左図)本研究の結果、 (右図)MOVPE 法の比較サンプル[1]

p-GaN の実現は極めて困難であることが知られている。そのため、Mg はイオン注入ではなく、拡散により導入する手法を確立させることとした。さらに、これまで c 面でのプロセスは実施してきているものの、m 面でのプロセスはほとんど知見がない。そこで、m 面への Mg 注入・拡散に関する実験から実施した。

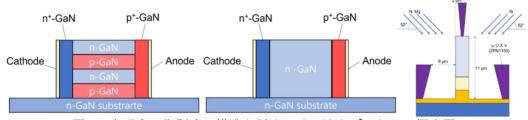


図 5 本研究で作製する構造と斜めイオン注入プロセスの概念図

図 6 に示すように、m 面 GaN を用いて p-n 接合ダイオードを作製した。Mg を注入領域を得るために、m 面 GaN 上に EB 蒸着にて 50 nm の金属 Mg を堆積したのち、1300 、5 min のアニールをすることで、Mg を拡散させた。その後、ICP-RIE にてメサ構造を形成したのち、表面の残っている、Mg と GaN が融解して析出した MgGaN 層の除去を行い、Ni/Au 電極を作製した。裏面には Ti/Al/Ti/Au 電極を作製した、縦型の導通を計測した。図 7 に断面の SEM 像を示す。表面の白く見える部分が、Mg が拡散して形成された p-GaN となる。Mg 直接蒸着による拡散では、表面の Mg が融液し部分的に偏析しながら凝集するため、面内の均一性に難がある。この像からもp-GaN の膜厚に大きなムラが出来てしまっているため、改善の必要がある。図 8 にはこのようにして作製した p-n ダイオードの I-V 特性を示している。比較のために c 面に作製した構造も示す。まず順方向からは立ち上がり電圧が 0.5V 程度と、p-n 接合ダイオードとしては低く、界面においてリーク電流が大きいことを示唆している。また、逆方向を見ても、リーク電流が m 面のサンプルは多く、プロセスにおいて大きな問題である。リーク電流は多いものの、整流性は観察されていることから、部分的に p-n 接合の作製が成功していると言える。イオン注入によるとコンタクト抵抗が高く、電流がほとんど流れないため、評価は不可能であったが、Mg の拡散は一つ有望な手法であると言える。

この手法と同様に、c 面メサの側面にも同様のプロセスを施し I-V 測定を計測した。作製した構造を図9に示す。初めにメサエッチングを行い、Mg 蒸着と高温拡散アニールを実施した。反対面には Si を斜め方向からイオン注入にてドーズし、1300 、5 min のアニールを行っている。最後に素子分離のために、試料に対して垂直に N をイオン注入にて打ち込んでいる。得られた、I-V 特性を図 10 に示す。C 面と同様に順方向では立ち上がりが早いが、いくつかの変曲点が見られており、部分的に pn 接合が形成されていると考えられる。しかしながら、リーク電流密度は高く、プロセスの改善が必要である。また、逆方向からも高いリ

MgGaN. Ni/ Au

Mg diffused p-GaN layer

[Mg]:-10 × 10¹⁴ cm³

-500 nm

m-face substrate
n-GaN

[N_TN_{*}]:2×10¹⁵ cm³

図 6 m 面上 p-n ダイ オードの模式図

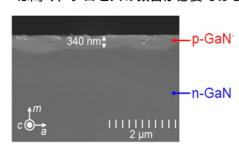
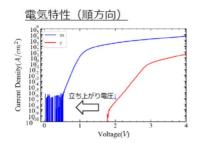


図7 m 面 GaN への Mg 拡散後の SEM 断面像

ーク電流が観測された。このことから、本プロセスではまだ問題を抱えていることが明らかである。Siのドーピングに関してはイオン注入技術が確立されており、問題はほぼないであろう。従って、Mgのドーピング技術の確立が残された課題となっている。



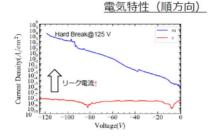
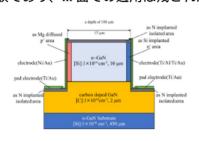
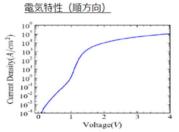


図 8 m 面用いた Mg 拡散により作製した p-n 接合の I-V 測定

まれた Mg の拡散は比較

的容易である。そこで、結晶成長により高濃度の Mg をドーピングした膜を作製し、その Mg を用いて拡散を行い、p 型層を作製する手法を試みた。側面の再成長は均一性が得るのが困難であるのに対して、拡散を用いることで均一性を得ることが目的である。本実験は、c 面を用いた実験であり、m 面での適用は残された課題となっている。





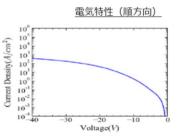


図9 c 面メサを用いた p-n ダイオードの模式図

図 10 c 面メサを用いた Mg 拡散により作製した p-n 接合の I-V 測定

初めに UID-GaN に GaN:Mg を成長した。Mg の濃度は 10^{20} cm⁻³である。この基板を 1300 ・ 5 min、1100 ・ 180 min の 2 種類の条件でアニールを行い、Mg の拡散を試みた。図 11 に As grown と、それぞれの温度で Mg を拡散させたサンプルの SIMS による濃度プロファイルを示す。表面の 100 nm はドーピング層であり、Mg は格子間に多く存在すると考えられる。アニールを実施すると、500 nm 程度まで 2×10^{-18} cm⁻³ 程度の濃度で均一にドーピングが可能であった。本手法を用いると、物性値で決まる極めて均一なドーピング濃度を得ることが出来ると期待される。拡散のフロントエンドにおいては、通常の拡散で表されるような現象が起きていることが確認された。このようなプロファイルの時間依存性から拡散係数をプロットしたものが右図になる。温度が異なるため、拡散係数自体は高温の方が高いが、この拡散係数が Mg の密度によって大きく異なることが確認された。この境界がおよそ固溶限付近であることは特筆すべきことである。この様子から、この拡散のメカニズムは、高濃度の格子間 Mg_i が結晶中の V_{Ga} や Ga と交換されながら固溶限まで拡散する場合、活性化エネルギーが小さいく拡散が早いが、固溶限を Mg が超えられなくなるため、拡散のフロントエンドでは格子間 Mg_i は減少し、Ga と Mg_{Ga} の交換による拡散に代わっていると考えられる。この時の活性化エネルギーは大きいことから、拡散のスピード

は遅くなる。フロントエンドでの拡散によって減少した Mg の拡散によって減少した Mg の拡散のようトーを明られる。以うに、Mg の拡散のメカニズ。以近の大力に、Mg の拡散のメカニズ。以近の大力に、Mg の拡散のメカニズ。本研究では明らかにした。本研究の p-GaN 作製だどの電子デバイスプロセススの電子デバイスプロセススの電子デバイスプロセススの電子デバイスプロセススの電子デバイスプロセスの電子が考えられる。

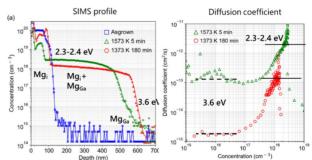


図 11 MOVPE による成長した高濃度 Mg からの (左図) Mg の拡散、(右図) 拡散係数の Mg 濃度依存性

参考文献

[1] K. Tomita et al., J. Appl. Phys. 104, 014906 (2008).

5 . 主な発表論文等

〔雑誌論文〕 計3件(うち査読付論文 3件/うち国際共著 0件/うちオープンアクセス 0件) 1.著者名	4 . 巻
Ohnishi Kazuki、Fujimoto Naoki、Nitta Shugo、Watanabe Hirotaka、Lu Shun、Deki Manato、Honda Yoshio、Amano Hiroshi	4 · 당 132
2.論文標題	5 . 発行年
Tuning the p-type doping of GaN over three orders of magnitude via efficient Mg doping during halide vapor phase epitaxy	2022年
3.雑誌名	6.最初と最後の頁
Journal of Applied Physics	145703 ~ 145703
掲載論文のDOI(デジタルオプジェクト識別子)	<u>│</u> │ 査読の有無
10.1063/5.0122292	有
オープンアクセス オープンアクセスではない、又はオープンアクセスが困難	国際共著
	1
1 . 著者名 Itoh Yuta、Lu Shun、Watanabe Hirotaka、Deki Manato、Nitta Shugo、Honda Yoshio、Tanaka Atsushi、	4.巻 15
Amano Hiroshi	
2.論文標題	5 . 発行年
Substitutional diffusion of Mg into GaN from GaN/Mg mixture	2022年
3.雑誌名	6.最初と最後の頁
Applied Physics Express	116505 ~ 116505
	<u>│</u> │ 査読の有無
10.35848/1882-0786/ac9c83	有
オープンアクセス	国際共著
オープンアクセスではない、又はオープンアクセスが困難	-
1.著者名	4 . 巻
Lu Shun, Deki Manato, Kumabe Takeru, Wang Jia, Ohnishi Kazuki, Watanabe Hirotaka, Nitta Shugo, Honda Yoshio, Amano Hiroshi	122
2.論文標題	5 . 発行年
Lateral p-type GaN Schottky barrier diode with annealed Mg ohmic contact layer demonstrating ideal current?voltage characteristic	2023年
3.雑誌名	6.最初と最後の頁
Applied Physics Letters	142106 ~ 142106
日 封 公 ナ の DO L / デンド カ L オ プンド ニ カ L 並 即 フ ン	本芸の左伽
掲載論文のDOI(デジタルオブジェクト識別子)	査読の有無

有

国際共著

〔学会発表〕 計3件(うち招待講演 0件/うち国際学会 1件)

1.発表者名

10.1063/5.0146080

オープンアクセス

Y. Itoh, S. Lu, H. Watanabe, M. Deki, S. Nitta, A. Tanaka, Y. Honda, and H. Amano

オープンアクセスではない、又はオープンアクセスが困難

2 . 発表標題

Highly effective activation of Mg-diffused p-type GaN using MgGaN

3 . 学会等名

IWN2022(国際学会)

4.発表年

2022年

1	登夷老名
	. #./٧ = =

伊藤佑太,川崎晟也,権熊,島村健矢,成田周平,渡邉浩崇,出来真斗,新田州吾,本田善央,田中敦之,天野浩

2 . 発表標題

Mg 熱拡散法を用いた縦型 GaN p-n 接合ダイオードの作製

3.学会等名

第83回応用物理学会秋季学術講演会

4 . 発表年

2022年

1.発表者名

大西 一生, 川崎 晟也, 藤元 直樹, 新田 州吾, 渡邉 浩崇, 本田 善央 , 天野 浩

2 . 発表標題

ハライド気相成長法による縦型 GaN p-n 接合ダイオードの作製

3 . 学会等名

第69回応用物理学会春季学術講演会

4 . 発表年

2022年

〔図書〕 計0件

〔産業財産権〕

〔その他〕

-

6.研究組織

6	. 研究組織		
	氏名 (ローマ字氏名) (研究者番号)	所属研究機関・部局・職 (機関番号)	備考
	田中 敦之	名古屋大学・未来材料・システム研究所・特任准教授	
研究分担者	(Tanaka Atsushi)		
	(30774286)	(13901)	
	新田 州吾	名古屋大学・未来材料・システム研究所・特任准教授	
研究分担者	(Nitta Shugo)		
	(80774679)	(13901)	

7. 科研費を使用して開催した国際研究集会

〔国際研究集会〕 計0件

8. 本研究に関連して実施した国際共同研究の実施状況

共同研究相手国	相手方研究機関
---------	---------