# 科学研究費助成事業

## 研究成果報告書



平成 26 年 6月 11 日現在

機関番号: 8 2 6 2 6
研究種目: 基盤研究(B)
研究期間: 2011 ~ 2013
課題番号: 2 3 3 6 0 1 8 2
研究課題名(和文)超伝導光子検出器の多画素化のための広帯域・広ダイナミックレンジ読出回路
研究課題名(英文)Wide-band and Large Dynamic Range Multiplexer for Readout of Superconducting Photon
Detector Array
研究代表者
神代 暁 (Kohjiro, Satoshi)
独立行政法人産業技術総合研究所・ナノエレクトロニクス研究部門・研究グループ長
研究者番号:6 0 3 5 6 9 6 2
交付決定額(研究期間全体):(直接経費) 14,800,000 円 、(間接経費) 4,440,000 円

研究成果の概要(和文):ミリ波から 線までの電磁波に対し既存技術を凌駕する低雑音性を持つ超伝導転移端検出器 に、多画素化による受光面積増大・イメージング機能付与と、システムの小型化・低消費電力化の両立を図るには、極 低温-室温間の信号配線数と室温からの流入熱の低減を可能とする極低温下の信号多重読出回路が必要である。本研究 では、他方式に比べ機能的に優位な反面、研究が緒についたばかりのマイクロ波帯周波数多重回路に関し、多重化数増 大の鍵となる、共振周波数実現精度の向上と、独自電極材料による低雑音化に成功した。また、主要雑音源の寄与度を 明らかにし、既存技術導入により、従来型に匹敵する低雑音性実現の見通しを得た。

研究成果の概要(英文): From millimeter wave to gamma ray, transition edge sensors (TES) exhibit extremely lower noise than conventional radiation detectors. To increase the detection efficiency and apply an imag ing capability with keeping compact and low-power consumed TES systems, cryogenic multiplexers (MUX) are r equired to be investigated for their readout. Though the frequency-domain MUX in the microwave region has higher potential than other conventional schemes, its study has been recently started and not enough for p ractical applications. We have demonstrated the low-noise operation of the microwave MUX as well as realiz ing accurate device parameters for distinguishing pixels, where both are key technologies for successful a pplications. Furthermore, we have succeeded in the breakdown of system noise sources and predicted quantit atively that the noise of microwave MUX can be as low as that of the state-of-the-art conventional MUX onl y by introducing established technologies.

研究分野:工学

科研費の分科・細目:電気電子工学・計測工学

キーワード: 周波数多重回路 SQUID 超伝導マイクロ波共振器 Transition Edge Sensor

### 1.研究開始当初の背景

抵抗の急峻な温度依存性を利用する超伝導 転移端検出器(Transition Edge Sensor; TES) 半導体検出器に比べ一桁以上優れた は、 エネルギー分解能δEのX線・ 線カロリーメ ータ 量子効率≥98%かつ応答時間 ~<0.2 μs の近赤外光子計数器 冷却半導体に比べ 二桁以上小さな { 等価雑音電力 (Noise) Equivalent Power: NEP) [W/ Hz]}<sup>2</sup>×τを持 つボロメータ として機能することが実証 されて来た。TES 実用化には、受光面積増大 やイメージング機能付与が望まれる。単体の TES の受光面積増大は $\delta E$ , NEP,  $\tau$ の増大をも たらすため、大面積化は多画素化を意味する。 標記応用の多くは0.3 K 未満の動作温度を必 要とするため、多画素化に伴う極低温-室温 間の信号線数増大は、冷凍機負荷の増大を介 して、システムの消費電力・体積・価格の増 大をもたらす。この問題解決のため、複数画 素の極低温下での多重読出法が研究されて 来た。周波数多重方式(Frequency Domain Multiplexer; FDM)は、多重化数の増大に伴 い SN 比が低下しないという、時間多重方式 にはない特長を持つ。FDM において、超伝 導力学的インダクタンス検出器(Microwave Kinetic Inductance Detectors; MKIDs)同様 の Q>10<sup>4</sup>を持ち画素毎に共振周波数 fx が異 なる数 GHz 帯超伝導薄膜共振器群を、無発 熱モードの低雑音電流読出素子 SQUID (Superconducting QUantum Interference Device; TES 信号強度に応じた可変インダク タンスとして機能)で終端した読出回路が、 米国標準研究所(NIST)で提案され、基本動作 が実証された。従来 TES 読出に用いられた FDMの帯域幅≈5 MHzの≈5 GHzへの拡大に より、1本の読出線への信号多重化数の 2-3 桁増大、すなわち同じ冷却能・体積・消費電 力の冷凍機に実装可能な画素数の増大が、本 方式のご利益である。一方、周波数軸上に各 画素に対応する多数の fr 群を精度良く配置 し、低雑音かつ広ダイナミックレンジで動作 させるためには、多くの課題が残されていた。

## 2.研究の目的

従来の読出法を凌駕する多重化画素数とシ ステム簡素化両立の可能性を秘めながら、緒 に付いたばかりのマイクロ波帯 FDM 研究に おける課題解決を図り、実用化の知見を得る ことを本研究の目的とした。具体的には、 fkの実現精度を、NIST が読出帯域のわずか 30%(4.6-5.7 GH帯)で得た+/-0.04%に対し、 全読出帯域(4-8 GHz帯)での改善を目指した。

従来型読出法に劣る雑音の原因解明と改 善を目標とした。 提案当初は、NIST の提 案したダイナミックレンジ拡大法(磁束変調 法)が、1画素あたりの占有周波数帯を増大 し、その結果、読出帯域幅あたりの多重化数 を制約する欠点を克服できる方法を提案し



図 1 設計・作製したチップの(a) 上面 (b) 断 面 (c) SQUID の断面 (d) 1 チャンネルの等 価回路

た。 、 を本報告で述べる。 は、0.1 K 付近での低温動作時に報告される余剰雑音 抑制やチップ上の占有面積削減の観点では、 磁束変調法に比べ不利なことが明らかにな ったため深入りせず、 、 に注力した。

## 3.研究の方法

周波数多重読出回路は、超伝導薄膜共振器 群と、TES 信号を読出す SQUID を、読出用 の超伝導コプレーナ線路と集積化したチッ プおよび室温エレクトロニクスから成る。本 研究では、後者には市販のマイクロ波部品、 任意波形発生器、およびディジタルオシロス コープを充当し、前者の設計・作製・特性評 価を中心の研究を行った。

### (1) 素子設計

図1(a)に設計した5mm×5mmチップを、 (d)に一画素読出の等価回路を示す。共振周波 数 $f_R$ を20MHzずつ離した16個の1/4波長 コプレーナ線路(CPW)共振器を、結合キャパ シタ $C_c$ を介して1本の読出用CPWに接続し た。共振器の逆端を、グランド電極に短絡し た Type-Aと、将来TESからの信号読出に用 いるためSQUIDに接続したType-Bの二種 類を備えた。Type-Aは、 $f_R$ の設計値と実験値 を系統的に比較し、共振器パラメータの最適 設計指針を求めるためのチップである。 Type-Bは、入出力応答性や雑音特性を求め るためのチップである。

## (2) 素子作製

図 1(b)にチップの断面構造を示す。CPW 電 極を兼ねるグランド層(ニオブ(Nb)または窒 化ニオブ(NbN)製)、ニオブ系(Nb/AlOx/Nb) ジョセフソン接合素子(寸法:2 $\mu$ m×2 $\mu$ m、 臨界電流密度~2.5×10<sup>6</sup> A/m<sup>2</sup>)、Nb 配線、 SQUID 入力コイルをシャントするマイクロ 波の TES への漏洩阻止フィルタ用パラジウ ム(Pd)抵抗、層間絶縁二酸化シリコン(SiO<sub>2</sub>) から成る。確立された Nb 集積回路作製技術 とジョセフソン電圧標準用 NbN 成膜技術の 融合によりチップを作製した。作製には、産 総 研 の 超 伝 導 素 子 作 製 施 設 CRAVITY(http://unit.aist.go.jp/riif/openi/cravity/ja/i ndex.html)を利用し、確立されたニオプ系超伝 導集積回路作製技術を適用した。

### (3) 特性評価

読出回路とTESは同一動作温度 Tかつ近接 配置が前提となる。高いエネルギー分解能を 持つ光子計数器応用のためには、TESを 0.1 K 程度の温度で用いることが多い。一方、0.1 K 冷却のマイクロ波帯超伝導共振器には、誘 電体基板と電極界面に生じる電気双極子に より、低周波帯で顕著となる余剰雑音の発生 が数多く報告されている。この余剰雑音の原 因解明と対策は、1節の で述べた応用上重 要である。一方、1節の で述べた数十 kHz 以上の高周波信号検出にとっては、この 余剰雑音が抑制され白色雑音となる4Kでの 評価が重要である。また、fx、 共振 Q 値、 SQUID パラメータの制御性・再現性評価は、 所有する機械式冷凍機で実現可能な4Kで充 分である。以上の理由から、本研究では、4K でのチップのマイクロ波透過特性の周波数 依存性を基本とするチップ評価を行った。チ ップを収納し、4-8 GHz 帯のマイクロ波信号 と直流信号の出入れが可能なモジュールを 設計し、チップ上の超伝導電極への磁束トラ ップによる特性劣化を避けるための磁気遮 蔽筒内に配置した上で、4 K 冷却ステージと 充分な熱伝導を確保した。

## 4.研究成果

#### (1) feを 0.02%の精度で実現

設計通りの $f_R$ の実現は、多重化画素数増大 の鍵である。CPW 共振器は図 1(a)に示すよう に複数の屈曲部を持つ。線路中央の幾何学的 長さから見積もった $f_R$ ではなく、屈曲部長に 補正を加えた $f_R$ により、図 2 に示すように、 読出全帯域である 4-8 GHz 帯において、実測 値と設計値は+/-0.02%以内で一致を見た。

(2) L<sub>s</sub><10pHを高精度で実現する SQUID 構造 TES 信号強度測定のためには、SQUID リング内磁束が印加磁束の一価関数となる条



図216個の共振周波数の実測値と設計値の比 の周波数依存性。CPW 長に対する補正無 と 有 。透過率の周波数依存性(挿入左図)。 CPW 終端は短絡(挿入右図)。



図 3 SQUID リングダクタンス *L*s(形状は 挿入左図)と左右の分配比 *a*(挿入右図) のリング長 *l*c依存性。:実験、直線: 理論

件 2πIoLs/Φo<1 の満足が必要である。但し、 Lsはリングインダクタンス、Ioはジョセフソ ン接合の臨界電流、Фоは磁束量子である。同 じ Ioを仮定すると、生体磁界計測や TES の 従来型読出用発熱型 SQUID (最適条件 2IoLs/Φo≈1)に比べ、Lsを 1/π以下に低減せ ねばならない。更に、低雑音化に資する読出 マイクロ波パワーPMR 増大への対応には、Io 大、すなわち Ls 小が望ましい。信号結合に 寄与しない浮遊インダクタンス成分の Ls に 占める比率が大きな平面型リング構造を採 った NIST の先行研究に対し、本研究では、 この欠点を改善できるマイクロストリップ 線路構造 (図1(c))の SQUID リングとし、 図3に示すように、リング長に対し線形性に 優れ設計値と一致する Lsを実現した。

## (3) 共振 Q 値

図 4 に  $P_{MR}$ =-93 dBm 時の二種類(Nb 製, NbN 製共振器)のチップの透過率の周波数依存性を示す。超伝導転移温度  $T_C$ =9 K の Nb 共振器の無負荷 Q 値 Q<sub>1</sub> は、共振器上部のスパ ッタ SiO<sub>2</sub> 膜の有無によらず  $1.3 \times 10^3 < Q_1 < 3.5 \times 10^3$ であるのに対し、 $T_C$ =16 K の NbN 共振器では、SiO<sub>2</sub>有の場合  $8.0 \times 10^3 < Q_1 < 1.3 \times 10^4$ 、



図4 チップのマイクロ波透過率|S<sub>21</sub>|の周波 数依存性;点線:Nb,実線:NbN



図 5 入力換算雑音電流スペクトル密度の 周波数依存性(a) HEMT 増幅器の雑音温度 2種(b) マイクロ波読出電力 3種

SiO<sub>2</sub> を除去した共振器は  $1.0 \times 10^4 < Q_1 < 2.0 \times 10^4$ であった。これは二つのことを示す。 4 K での励起準粒子数が少ないことを反映して NbN が Nb より  $Q_1$ が高い。 Nb は電極損失 が  $Q_1$ を支配するが、NbN は電極損失が小さ いため、誘電損失の  $Q_1$ への影響が見えている。 この結果から、NbN 共振器上部の表面の SiO<sub>2</sub> 除去が高  $Q_1$  値を得る上で重要なことがわか った。

### (4) 白色雑音スペクトル

NbN 製共振器に対し、SQUID 入力端に換 算した雑音電流スペクトル密度の周波数依 存性を図5に示す。(a)は二種類のHEMT 増幅 器(雑音温度 T<sub>NH</sub>~10 K,3 K)、(b)は三種類の *P*<sub>MR</sub> に対する測定結果である。校正用に与え た10 kHz または100 kHz のトーンとその高調 波以外は、0.6 kHz から1 MHz までフラット な特性が得られている。図5(a)から、T<sub>NH</sub>≈10 K に対し Nb 共振器チップの値の 33-44%, 66-86%である√S<sub>I</sub>=90 pA/√Hz,磁束換算で  $\sqrt{S_{\Phi}}=4.3 \ \mu \Phi_0 / \sqrt{Hz}$ を得た。なお、 $\sqrt{S_I} \geq \sqrt{S_{\Phi}} \sigma$ 改善度の差は、SQUID リングと入力コイル間 の相互インダクタンス M の 52 pH から 99 pH への増大に起因する。低雑音(T<sub>NH</sub>≈3 K)仕様の HEMT 増幅器への交換 (√(4 K+10 K)/(4 K+3 K)=√2 の改善)と、AD 変換器の折返雑音対 策(√2の改善)により、√S<sub>I</sub>=45 pA/√Hz, √S<sub>0</sub>=2.2 µΦ<sub>0</sub>/√Hz を得た。

図 5 (b)より、 $P_{MR}$ 増大は低雑音化に寄与する。  $P_{MR}$ =-76 dBm において  $\sqrt{S_{I}}$ =31 pA/ $\sqrt{Hz}$ ,  $\sqrt{S_{\Phi}}$ =1.5  $\mu \Phi_{0}/\sqrt{Hz}$ を得た。NEP が  $k_{B}T_{NH}/P_{MR}$ に比例する MKIDs 理論のアナロジーから、



図6 出力電圧スペクトル密度(左)と変換 効率(右)の減衰器透過率<sub>初At</sub>依存性。マイ クロ波電力 P<sub>MR</sub>は P<sub>MR</sub>×<sub>初At</sub>一定を満たす。 点線:個別雑音理論、破線: R<sub>F</sub>熱雑音理論、 実線:総合雑音理論、+,, : 雑音実測 値、:変換効率実測値

 $\sqrt{S_{I}}$ は $\sqrt{(k_{B}T_{NH}/P_{MR})}$ に比例することが期待されるが、実験結果はこれと定量的にずれる。

#### (5) 主要雑音源の同定

両者不一致の原因を探るため、 $P_{MR}$ を2dB ずつ変えながら、システム出力電圧 V<sub>0</sub> に重 畳する雑音スペクトル密度  $S_{v}[V^2/Hz]$ を調べ た結果を図6に示す。ここで、室温信号処理 系の利得・雑音温度を一定とするため、P<sub>MR</sub> と室温処理系内の減衰器透過率<sub>n<sub>At</sub>の積を一</sub> 定とした。また、SQUID 入力電流 I<sub>1</sub>(図 1(d)) と同じ位相を持つ成分  $S_{VP}(+印)、位相が<math>\pi/2$ ずれた成分 *S*<sub>VA</sub> ( 印)および、室温エレク トロニクスの寄与 SvD( 印)の三成分に分 離した。三本の点線は、これらの理論的依存 性を示す。図6より、P<sub>MR</sub> 増大とともに以下 の傾向となる。  $P_{\rm MR}$ <-90 dBm では  $S_{\rm VP}$ ,  $S_{\rm VA}$ は理論通り減少する。 -88<P<sub>MR</sub><-76 dBm ℃ はSvaは冷却HEMT増幅器雑音の理論通り減 少するが、Svp は理論からはずれ一定値に漸  $P_{\rm MR}$  >-76 dBm で SQUID システム 近する。 の変換効率 $\partial V_0/\partial I_1$ の低下に伴い  $S_{VP}$ は再び減 少する。 S<sub>VD</sub>は、HEMT 後段に位置する室 温マイクロ波帯増幅器の雑音(PMR 増大に反 比例して減少)と、ディジタルオシロスコープ の分解能の制約による量子化雑音 (P<sub>MR</sub> に依 らず一定)から成る。 で記述した S<sub>VP</sub>と S<sub>VA</sub> の差は、IIのゆらぎに起因する雑音の存在を 意味する。第一候補は、SOUID 入力コイル側 に配置した読出マイクロ波の TES への流入 阻止フィルタ内の抵抗 R<sub>F</sub>≈0.24 Ωで発生する 熱雑音電流√(4k<sub>B</sub>T/R<sub>F</sub>)≈31 pA/√Hz である。こ の値は、図5(b)に示す到達値√S<sub>1</sub>=31 pA/√Hz に一致する。第二候補は、ジョセフソン接合 素子の抵抗成分 R<sub>N</sub>である。Nb/AlOx/Nb 接合 の  $I_0 R_N$  積 $\approx 2$  mV と  $I_0 \approx 10$   $\mu$ A より  $R_N \approx 200 \Omega$ とR<sub>F</sub>より3桁高く見積もられ、その熱雑音電 流は、図1 (d)に示すように、相互インダク タンス M より1桁以上小さな自己インダク タンス L<sub>s</sub>を介して SQUID リング内の雑音磁

束に変換される。よって、 $R_N$ の熱雑音の寄与 は $R_F$ の寄与の 1/300 ( $\approx$ 1/ $\sqrt{1000 \times 1/10}$ ) 以下で ある。以上から、図 5 (b)に示す到達値 $\sqrt{S_I}$ =31  $pA/\sqrt{Hz}$ は、 $R_F$ の熱雑音に支配されると考え られる。

## (6) 国外先行研究との雑音の比較

米国 NIST の Mates 等は、0.1 K 以下で動作 するマイクロ波 SQUID の雑音スペクトルを 200 kHz 以下で測定している。2008 年に、  $\sqrt{S_{\Phi}}=0.17 \ \mu \Phi_0/\sqrt{Hz}$  100 kHz と極めて低い磁 束雑音を報告したが、入力信号との結合が弱 く(*M*=5 pH)、電流雑音に換算すると $\sqrt{S_{I}}=70$ pA/ $\sqrt{Hz}$  であった。2012 年に、*M*=88 pH の実 用的結合構造に対し $\sqrt{S_{I}}=40$  pA/ $\sqrt{Hz}$ ,  $\sqrt{S_{\Phi}}=1.7$  $\mu \Phi_0/\sqrt{Hz}$  @ 100 kHz を報告した。私達の値  $\sqrt{S_{I}}=31$  pA/ $\sqrt{Hz}$  は、これらより良い。

### (7) 雑音低減の今後の指針と到達見通し

 $R_{\rm F}$ の熱雑音は入力コイル経由で SQUID に 直接結合し、 $P_{\rm MR}$ 大の領域で支配要因となる ため、その低減がまず重要である。次に、 HEMT 増幅器の雑音は、M 増大と増幅器の低  $T_{\rm NH}$  化により低減できる。中程度の  $P_{\rm MR}$ の領 域では、 $R_{\rm F}$ の熱雑音に次ぎ、出力信号記録に 用いるディジタルオシロスコープ内臓 AD 変 換器の量子化雑音が支配要因となる。図7に、 図6の  $S_{\rm V}$ を SQUID 入力電流に換算した $\sqrt{s_{\rm I}}$ と、標記の改善(矢印(a)-(d))により期待さ れる雑音低減をまとめる。

(a) 0.1 K 動作 TES 用の読出回路チップを 0.1 K ステージに置けば、R<sub>F</sub>の熱雑音は 1/√40 ゆ え白色雑音が支配的な周波数帯で√S<sub>1</sub>≈5 pA/√Hz を期待できる。低周波域で顕著にな ることが懸念される 3(3)節で述べた余剰雑 音は、2節で述べた磁束変調法による低減が 実証されており、改善度は今後の研究に委ね られる。4K動作 TES 用の場合、R<sub>F</sub>に直列容 量  $C_{\rm F}$  を挿入し、遮断周波数  $f_{\rm CF}$  1/(2 $\pi C_{\rm F}R_{\rm F}$ ) が *f*<sub>s</sub><<*f*<sub>CF</sub><*f*<sub>R</sub> を満足すれば、フィルタ本来の 目的と信号周波数帯の雑音遮断を両立する。 f<sub>R</sub>≈4 MHz, R<sub>F</sub>≈0.2 Ωの基で C<sub>F</sub>>200 pF が必要 となる。プラズマ励起化学気相成長アモルフ ァスシリコン(比誘電率11、厚み25 nm)膜 を極低温チップ上の LC フィルタに適用する 例が報告されており、この技術を用いれば、 標記 C<sub>F</sub>は一辺 220 µm の正方形として実現で きる。この寸法は、一画素あたりの CPW 共 振器長≈5 mm より遥かに短く、共振器終端 SQUID の長辺にほぼ等しい程度なので、*C*F 追加は画素毎の占有面積を増やさない。CFに より SQUID と結合する雑音電流の減衰率 [dB]は 20× $\log_{10}{(f_{\rm S}+f_{\rm CF})/f_{\rm S}}$ すなわち、 $f_{\rm CF}=1$ GHz, f<sub>s</sub>=1 MHz の基で 60 dB となる。

(b) SQUID リング上の巻数 N のスパイラル状 入力コイルは、SQUID から結合するマイクロ 波に対しマイクロストリップ線路を構成す る(図1(c))ので、コイル全長が半波長とな る周波数で共振し、系の損失がこの部分に支 配される恐れがある。これが上限値 N≈30,



図7 SQUID 入力換算電流雑音の読出マイ クロ波パワー依存性  $S_{VP}:I_1$ と同相成分、 $S_{VA}:$  $I_1$ と直交位相成分、 $S_{VD}$ :室温エレクトロニク ス起因。 (a)-(d)で示す更なる改善(本文参 照)により領域(g)で従来型多重読出回路に 遜色ない  $\sqrt{S_1 \leq 5}$  pA/ $\sqrt{Hz}$  が期待される。

*M*≈210 pH を決める。√*S*<sub>1</sub>は*M* に反比例するの で、現状(*N* =14, *M* =99 pH)に対しファクタ2 の改善が見込める。

(c) 研究段階の InP 製 4-8 GHz 帯冷却 HEMT 増幅器では  $T_N \approx 1$  K と利得  $G_H \approx 44$  dB が報告さ れており、現増幅器との置換により、読出回 路 0.1 K 動作時で $\sqrt{(4 \text{ K}+3 \text{ K})/(0.1 \text{ K}+1 \text{ K})}=2.5, 4 \text{ K} 動作時に<math>\sqrt{(4 \text{ K}+3 \text{ K})/(4 \text{ K}+1 \text{ K})}=1.2$  の改善度を期待できる。また、CPW 線路を使う進行波型超伝導パラメトリック 増幅器では約 30%の比帯域ながら  $T_N \approx 1$ K と  $G_H \approx 10$  dB が報告されており、これをチップと 現増幅器の間に挿入する改善策も考えられ る。

(d) 量子化雑音の低減は、AD 変換器の分解能 を現ディジタルオシロの8ビット(仕様値) から、FPGA ベースの市販信号処理ボードの 12ビットへの増加により、2<sup>(12-8)</sup>=16の改善度 を見込める。

図7より、既存技術に基く上記(a)-(d)の改 善により、-78 $\leq P_{MR}\leq$ -76 dBm の領域(g)で  $\sqrt{S_1}\leq 5$  pA/ $\sqrt{Hz}$  が期待できる。この $\sqrt{S_1} \geq$  M=210 pH の基での磁束換算値 $\sqrt{S_{\Phi}}\leq 0.51$   $\mu \Phi_0/\sqrt{Hz}$ は、従来型 DC-SQUID による読出 回路での報告値に匹敵し、本方式が従来法に 比べ白色雑音の低さでは劣らないことを意 味する。

### 5.主な発表論文等

【雑誌論文】(計3件;いずれも査読有) <u>S. Kohjiro, F. Hirayama, H. Yamamori</u>, S. Nagasawa, <u>D. Fukuda, M. Hidaka</u>, White noise of Nb-based microwave SQUID multiplexers with NbN coplanar resonators for readout of transition edge sensors, J. Appl. Phys., vol. 115, 2014, pp. 223902, doi:10.1063/1.4882118.

<u>神代暁、平山文紀、福田大治、山森弘毅</u>、

永沢秀一、日高睦夫、マイクロ波共振に 基く超伝導転移端検出器の周波数多重読 出回路、低温工学、49 巻 7 号, 2014,採 択通知受理 F. Hirayama, S. Kohjiro, D. Fukuda, H. Yamamori, S. Nagasawa, M. Hidaka, Microwave SQUID multiplexer for TES readout, IEEE Trans. Appl. Supercond., vol. 23. 2013. 2500405. pp. doi:10.1109/TASC.2012.2237474. [学会発表](計 9件) 神代暁、平山文紀、山森弘毅、永沢秀一、 福田大治、日高睦夫、TES のマイクロ波 帯周波数多重読出;白色雑音の改善、電 子情報通信学会総合大会、2014年3月 20日、新潟大 平山文紀、神代暁、福田大治、山森弘毅、 佐藤泰、山田隆宏、永沢秀一、日高睦夫、 複数 SQUID を用いた高速な線形化読み 出し方式、第61回応用物理学会春季学術 講演会、2014年3月18日、青山学院大 (神奈川) 神代暁、平山文紀、福田大治、山森弘毅、 永沢秀一、<u>日高睦夫</u>、マイクロ波共振に 基く周波数多重読出、未踏科学技術協会 第83回ワークショップ、2014年3月 10日、全日通ビル(東京) 平山文紀、神代暁、福田大治、山森弘毅、 <u>佐藤泰、山田隆宏</u>、永沢秀一、<u>日高睦夫</u>、 NbN 薄膜共振器を用いたマイクロ波 SQUID の検討、第74回応用物理学会秋 季学術講演会、2013年9月17日、同志 社大 (京都) S. Kohjiro, F. Hirayama, D. Fukuda, H. Yamamori, S. Nagasawa, M. Hidaka, Y. Sato, and T. Yamada, Basic Study on Microwave SQUID Multiplexers for TES Readout , 15th International Workshop on Low Temperature Detectors, 2013 年 6 月 24 日, カリフォ ルニア工科大(米国) 平山文紀、神代暁、福田大治、山森弘毅、 佐藤泰、山田隆宏、永沢秀一、日高睦夫、 低温検出器読み出し用マイクロ波 SQUID の試作・評価、第 60 回応用物 理学会春季学術講演会、2013年3月27 日、神奈川工科大(神奈川) 平山文紀、神代暁、福田大治、山森弘毅、 <u>佐藤泰、山田隆宏</u>、永沢秀一、<u>日高睦夫</u>、 極低温検出器アレイ読み出しのためのマ イクロ波 SQUID マルチプレクサ、電子 情報通信学会超伝導エレクトロニクス研 究会、2012年10月25日、東京 F. Hirayama, S. Kohjiro, D. Fukuda, H. Yamamori, S. Nagasawa, M. Hidaka, Microwave SQUID Multiplexer for TES Readout, Applied Superconductivity Conference, 2012 年

10月09日、米国オレゴン州ポートラン

ド <u>平山文紀、神代暁、福田大治、山森弘毅</u>、 永沢秀一、<u>日高睦夫</u>、マイクロ波多重読 み出し回路用共振器の特性評価、第59 回応用物理学関係連合講演会、2012年3 月17日、早稲田大(東京)

〔産業財産権〕
出願状況(計1件)
名称:超伝導電流計
発明者:平山文紀、神代暁、福田大治、山森
弘毅
権利者:出願段階につき未定
種類:特許
番号:特願 2012-235758
出願年月日:2012/10/25
国内外の別: 国内

6.研究組織
 (1)研究代表者
 神代 暁 (KOHJIRO Satoshi)
 産業技術総合研究所・ナノエレクトロニク
 ス研究部門・研究グループ長
 研究者番号:60356962

(2)研究分担者
 ・平山 文紀 (HIRAYAMA Fuminori)
 産業技術総合研究所・ナノエレクトロニク
 ス研究部門・主任研究員
 研究者番号: 10357866

・福田 大治 (FUKUDA Daiji)
 産業技術総合研究所・計測標準研究部門・
 主任研究員
 研究者番号: 90312991

・山森 弘毅 (YAMAMORI Hirotake)
 産業技術総合研究所・ナノエレクトロニク
 ス研究部門・主任研究員
 研究者番号:00358293

・日高 睦夫 (HIDAKA Mutsuo)
 産業技術総合研究所・ナノエレクトロニク
 ス研究部門・上級主任研究員
 研究者番号: 20500672

・佐藤 泰 (SATO Yasushi) 産業技術総合研究所・計測標準研究部門・ 主任研究員 研究者番号:90357153

・山田 隆宏 (YAMADA Takahiro)
 産業技術総合研究所・ナノエレクトロニク
 ス研究部門・主任研究員
 研究者番号:00377871