科学研究費助成事業

6月21日現在 平成 28 年

研究成果報告書



	1 /2 2 0 -		니까ഥ
機関番号: 1 2 4 0 1			
研究種目: 基盤研究(C) (一般)			
研究期間: 2013~2015			
課題番号: 2 5 4 2 0 2 4 2			
研究課題名(和文)電流遮断時に電流経路を変えるインテリジェントエ	シチドヒューズの研究		
研究課題名(英文)Research on the Fuse Element Pattern Changing Current Interruption	a Current Pathway in	the Process	of
研究代表者			
山納 康(YAMANO, Yasushi)			
埼玉大学・理工学研究科・准教授			
研究者番号:30323380			
交付決定額(研究期間全体):(直接経費) 3,900,000 円			

研究成果の概要(和文):インテリジェントヒューズの基本構成部となる単位ヒューズのエレメントパターンの最適化 による遮断性能の向上とこれを直列化した高電圧用ヒューズの開発を目的とした。エレメントのパターンを種々変えた 場合について,遮断電流が流れたときに連絡ヒューズが機能し転流を起こすエレメントパターンの開発を行った。更に 単位エレメントヒューズが直列化されても連絡ヒューズが機能するかどうかについて調査した。結果、エレメントパタ ーンの違いにより遮断部のアーク特性を変えることで,ヒューズ内部で電流を転流させることができ,直列化において も転流が行われることが確認できたが,単位ヒューズエレメントの遮断性能の向上までは至らなかった。

研究成果の概要(英文): Protection techniques for the semiconductors are regarded as an important issue, because power semiconductor devices are indispensable for electric power control systems. This paper reports new type of etched fuse element pattern which has possibility of improving the current interruption performance. Newly developed fuse element has the network current pathway on the ceramic substrate, and the pathway automatically changes rapidly when the short current flows. We named this fuse Intelligent Fuse. The basic design of the element of the Intelligent Fuse and the results of the interruption test are described. Some kinds of test fuse elements were prepared and the interruption tests were done under the short circuit current. The result shows the fault current pathway could be commutated from the ordinary current path by altering the number of the series interruption points. In addition, it is found that this commutation of the current pathway contributed to interruption of fault current.

研究分野: 工学

キーワード: ヒューズ 半導体保護用ヒューズ パワーエレクトロニクス 短絡保護 電流遮断

2版

1.研究開始当初の背景

インバータを代表とする半導体電力変換 装置において、回路の短絡・地絡事故により 半導体素子が破損し、収納するケースまでも が破壊することがあり、これを保護するため に半導体保護用ヒューズが用いられている。 現在の半導体保護用ヒューズでは、事故電流 が流れた場合に半導体用の収納ケースの防 爆保護用として用いられており、半導体 (IGBT)自体は保護できずに破損してしま う。電気自動車を代表とする電動機のユーザ からはインバータ(半導体)自体の保護が求 められており、これを保護するためにヒュー ズの性能向上が必要である。

半導体の破損を保護するには,事故電流に より半導体内部で発生する熱エネルギー(I²t 値)が、その許容値に達する前にヒューズに よって電流を遮断できれば,半導体の破損を 保護できる。それにはヒューズに事故電流が 流れたとき,電流時間許容量の指標値 I²t 値を 半導体の I²t 値よりも低くする必要がある。 このような高性能な半導体保護ヒューズが 開発されれば,これまでなら高価なインバー タを取り換えていたものが,安価なヒューズ のみを取り換えるだけで済むようになり,コ スト面,修理の容易さ、安全面においても大 変有意義であり,電動機をインバータ駆動し ているあらゆる産業へ波及効果は極めて大 きい。

このような背景から,研究代表者は図1(1) のような従来からの銀薄板をプレス機で打 ち抜く方式で成形したヒューズエレメント (銀薄板プレス加工ヒューズ)とは全く構造 が異なるエッチドヒューズやインテリジェ ントヒューズの研究を続けてきた。エッチド ヒューズは,図1(2)に示すようなセラミック 基板上にヒューズエレメントを密着させた ヒューズであり, ヒューズエレメントの電流 遮断部である狭小部の機械的強度が上がる ので,従来のヒューズより微細な加工が可能 となり,これにより遮断性能を向上させるこ とに成功した(I²t値を1/3~1/10に低下)。 これは,図1(2)のように直列遮断点や並列遮 断点を図 1(1)の従来のヒューズと比べて 2~ 3 倍まで増加させることで,事故電流が流れ た時の I²t 値が直列点数の増加による S(直 列)分割効果や並列点数の増加による P(並 列)分割効果によって大幅に低下できたから である。このエッチドヒューズの製造技術の 向上により、電流遮断特性がエッチドヒュー ズより更に2倍以上優れたインテリジェン トヒューズの製作と実用化が可能になった と考えられる。

インテリジェントヒューズは,図1(3)に示 すようにセラミック基板上のヒューズエレ メントに(a)部,(b)部と,連絡ヒューズ(c)部 からなる遮断点がネットワーク状に設けら れている構造となっている。このヒューズは 定常通電時(定格電流以下)は(a)部と(b)部を 電流が流れ,事故電流時には電流の経路を自



動的に変えることができる全く新しい発想 を持ったヒューズである。事故電流が流れた 時,図1(3)に示される(a)部,(b)部のアーク 放電の特性の違いによって電流が転流する ことにより,連絡ヒューズ(c)部にも電流が流 れる。これで電流経路の直列遮断点数が約2 倍になり,S分割効果によって遮断性能の向 上が期待できる。

2.研究の目的

電気自動車の半導体保護用ヒューズとし て,インバータの半導体の破損を保護できる 程度に I²t 値を低下させることを最終目的と して,本研究では図1(3)のようなインテリジ ェントヒューズの基本構成部となる単位ヒ ューズのエレメントパターンの最適化によ る遮断性能の向上と単位エレメントヒュー ズを直列化したものを開発することを目的 とする。具体的には、ヒューズエレメントの パターンを変えて,連絡ヒューズを機能させ て、電流を転流させるためのエレメントパタ ーンの開発を行い、遮断性能の各段の向上を 目指す。また、単位エレメントヒューズの直 列化によって,高電圧化されたインテリジェ ントヒューズにおいても連絡ヒューズを機 能させて電流を転流させるためのエレメン トパターンの開発を行い、遮断性能の各段の 向上を目指す。

3.研究の方法

(1) インテリジェントヒューズの設計パラメータ

転流の実現には,3 種類の遮断部の相対的 な動作特性を高度に制御する必要がある。こ こで図2に直列分割数S=2,並列分割数P=4 である遮断部の例を示した。ここでは,図2 の網掛けの部分を狭小部と呼び,狭小部の最 小断面積位置における電流密度を最大電流 密度jと呼ぶ。遮断部の抵抗値Rは,狭小部 の抵抗値に直列分割数Sを乗じて並列分割数 Pで除し,さらに厚メッキ部の抵抗値を加え た値である。これらのパラメータが満たすべ き条件や物理的意味について ~ 項で説 明する。



図2 遮暗の構造列(直形害数2,並形害数4)

遮断部の抵抗値(R_A, R_B)

通常時のインテリジェントヒューズは図 1(c)のように(a)部と(b)部のみに電流が流 れ,(c)部には電流が流れないようにする必 要がある。したがって,(a)部と(b)部の抵抗 値(R_A , R_B)はそれぞれ等しくなるように設 計する必要がある。

遮断部の直列分割数(S_A, S_B)

通常時の電流経路から遮断時の電流経路 に転流するためには,(a)部のアーク時間を (b)部よりも短くする必要がある。アーク時 間は直列分割数の増加に伴って減少すると 考えられるので,(a)部の直列分割数 S_A は(b) 部の直列分割数 S_B よりも大きくする必要が ある。

狭小部の最大電流密度 (j_A, j_B)

電流変化率 di/dt が非常に大きい事故電流 を遮断する場合,遮断部の溶融は熱伝導を無 視した断熱過程において起こると考えられ る。したがって,遮断部の材料が同じであれ ば,その溶断時間は電流密度によって決まる。 ここでは,各遮断部の最小断面積位置におけ る電流密度を最大電流密度(j_A , j_B)と呼ん で設計のパラメータに加えた。

狭小部の単位消費電力(w_A, w_B) 電流変化率 di/dt が比較的小さい事故電流を 遮断する場合,遮断部では熱伝導の影響を伴 った溶融現象が起こると考えられる。遮断部 の材料が同じであれば,その溶断時間は狭小 部の消費電力と熱伝導の影響によって決ま ると考えられる。本論文では di/dt が非常に 大きい電流に対する遮断動作を主題として いるため,各遮断部の狭小部の消費電力を単 位消費電力(w_A, w_B)と呼んで設計パラメー タに加え,熱伝導の影響については今後の検 討課題とした。

(2) インテリジェントヒューズの設計法

ヒューズエレメントの設計では,(a)部と (b)部に関して前述の ~ 項に示したパラ メータを先ず与える。インテリジェントヒュ ーズでは(a)部と(b)部の抵抗値を等しくす る必要がある(式(1))。また,直列分割数の 比は1以上の任意の定数kに設定することが できる(式(2))。ここで並列分割数Pと最小 断面積 Dを用いて式(1)の条件のもとで最大 電流密度の比を表すとそれぞれ式(3)のよう になる。



図3 供ば単位インテリジェントヒューズエレメント



$$R_A = R_B \tag{1}$$

$$S_A / S_B = k \quad (k \ge 1) \tag{2}$$

$${}^{j_A}\!\!/_{j_B} = \frac{P_B D_B}{P_A D_A} \tag{3}$$

$${}^{w_A}\!\!/_{w_B} = \frac{S_B P_B}{S_A P_A} \tag{4}$$

今回は各パラメータを適宜組み合わせた 設定してあり,これらが動作特性に及ぼす影響を調べた。これらのパラメータを上式(3), 式(4)に代入すれば,並列分割数の比 P_A/P_B お よび最小断面積の比 D_A/D_B を決定することが できる。

(3) 試作単位ヒューズエレメント

供試単位ヒューズエレメントは図3のよう なエッチドヒューズエレメントの技術を応 用したものであり, セラミック基板上にメッ キした銅薄膜をエッチングして作られる。ま た、追加メッキを施して立体構造にすること で厚メッキ部(85 µm)と薄メッキ部(25 µ m)を設けた。薄メッキ部は厚メッキ部を隔て て直列に分割されており , さらにそれぞれの 薄メッキ部もエッチングによるパターン加 工で並列に分割されている。この薄メッキ部 が狭小部となる。このようなエレメントに事 故電流が流れると,発生するジュール熱はエ レメント内の最も断面積が小さい箇所(薄メ ッキ部の中心の狭小部)に集中して溶断し, アークが発生する。このアークは薄メッキ部 を溶かして伸長し厚メッキ部まで到達する が,厚メッキ部は銅薄膜が厚く形成されてい るためアークによる浸食が遅くなる。先にも 述べた通り、インテリジェントヒューズは図 3のように1枚のエレメント内に3種類の遮 断部を持ち, A1 と A2 同士, B1 と B2 同士が それぞれ同じ構造且つ同じ抵抗値となっている。A部とB部の遮断特性に差をつけることで電流遮断過程において電流経路を転流させ,C部に電流を流す仕組みである。

A 部の構造を変えて A 部の直列遮断点数の 増加によるアーク電圧の増加により転流を 実現した(後述発表論文の雑誌論文(1)参 照)が,遮断特性の向上には至らなかった。 その原因として,B部のアーク時間が短く,C 部へ流れる電流が十分でなかったことが考 えられた。ここでは,更にB部の構造を変え た場合について述べる。図4に試作したイン テリジェントヒューズを構成する回路一つ 分の単位エレメントの1つを示し,A部(4直 列 2 並列,以下 4S2P のように示す),B 部 (1S1P), C 部(8S3P)となっている。試作した エレメントは4つであり,図4に示すように B 部の並列分割数が異なる。B 部の並列分割 数を 8,4,2,1 と減らしており, A 部に比べ てB部のアーク時間を長くすることを予想し て製作した。

(4) 試験回路

遮断試験回路と校正波形を図5,図6に示した。合成コンデンサに充電した後,投入器を動作させて短絡電流を試験エレメントに通電した。その時の電流 Iの波形およびエレメントの各部電位 VF,VL,VR の波形を測定し、アーク発生のタイミングを検討した。なお試験エレメントはヒューズリンクを模擬した専用ケースに収めて消弧砂を充填し,油 圧ポンプでケースの蓋に 3.0~3.5 MPa の圧力をかけながら遮断試験を行った。



図6 校正式の電流研(10V充電)

4 . 研究成果

試作した4つの単位エレメントを分割して, 遮断部単体に対して合成コンデンサ90 V 充 電の遮断試験を行った。得られた波形から A 部および B 部のアーク時間を求めた結果を図 7 に示す。同図より B 部の並列分割数を減ら すことで B 部のアーク時間が長くなる傾向が 見られた。また4S2P の A 部のアーク時間は B 部に比べて短くすることができた。

試作した 4 つの単位エレメントに対して



図8 遮脂識餅(B-Part:1S1P)

180 V 充電の遮断試験を行った。一例として B部が1S1Pの場合のエレメントの遮断波形を 図8に示す。時刻0 µsが通電開始時刻とな っている。60 µs で VF, VL, VR の波形が立ち 上がっていることから A1 , A2 部 , B1 , B2 部 でアークが発生したと言える。その後65 μs 付近から VLと VR に大きな電位差が生じてお り,この時転流によってC部が溶断したと言 える。この瞬間 , 電流波形の di /dt が変化し て傾きが大きくなっていることがわかる。遮 断試験後にヒューズエレメントを観察した ところ C 部は確実に溶断し, アークの熱で溶 けた消弧砂が冷えてできた固まり(フルグラ イト)が確認できた。しかし,C部のフルグラ イトの量は A 部や B 部に比べて少量であり C 部はすぐに消弧したと考えられる。そのた めC部が十分に遮断に寄与しているとは考え にくい。また他のエレメントについても同様 な波形が見られ, B 部のアーク時間を変えた ことによる遮断特性の違いは見られなかっ た。遮断性能が向上しなかった原因として A 部のアーク抵抗が低くC部溶断直後にA部へ の分流が増えてしまい,C部に十分電流が流 れなかったためと考えられた。



図8 2直列タイプインテリジェントヒューズ



図9 2直列型ヒューズの遮断試験後の様子



図8 2 直列タイプインテリジェントヒューズにおけ る電圧電流波形

図7より、B部の溶断時間が最も長くなった1S-1Pのエレメントを2直列にしたものを 試作した。図8にエレメントの設計図および 試作したエレメントの写真を示す。

同図より,2直列パターンにおけるヒューズ エレメントも2節で述べた設計法により製作 が可能である。このヒューズエレメントにお いても遮断試験を実施した。遮断試験回路は, 図 5 の試験回路であるが , 2 直列になってい ることから充電電圧は 360V として試験を行 った。遮断試験後のヒューズエレメントの様 子と、その際の電圧電流波形および2直列の ヒューズエレメント一部の電位を示したも のを図 9,図 10 に示す。同図より、2 直列に した場合も,転流が起きC部にフルグライト が付着していることがわかる。しかし,C部 のフルグライトの量はA部やB部に比べて少 量であり,C部はすぐに消弧したと考えられ る。また、上から2段目のC部は溶断してお らず転流が起きていない箇所もあることが 分かった。各部の電位波形を見ても転流が起 きている箇所では , VL と VR に電位差が生じ ているが、転流が起きていないところでは VL と VR に電位差が生じていない。

これらの状況を更に深く追求するために, インテリジェントヒューズの遮断過程を観 測できる装置を構築した。本装置では、ヒュ ーズ内部の発弧の様子を高速度ビデオカメ ラで観測できるようにアクリル製のヒュー ズボックスを構築し、発弧の様子を同時測定 した。図9はインテリジェントヒューズでは ないが、代表的なヒューズエレメントにおけ るアーク発光の様子を示す。同図の通り、ア ーク発弧が発生し,アーク長が伸展している ことが分かる。この方法をインテリジェント ヒューズにおいても適用して撮影した結果、 アークの発弧はA部,B部で同時に発生して



図 9 高速度ビデオカメラによるヒューズ内部のアー ク発光の様子例

おり,C部もそれらと同時に発弧しているこ とが明らかとなった。その後の映像ではC部 が先に消弧されていることが判明した。C部 には転流されていることは明らかであるが, 先に消弧されることから,A部のアーク抵抗 が未だ低くC部溶断直後にA部への分流が増 えてしまい,C部に十分電流が流れなかった ためと考えられる。

以上の結果より, ヒューズエレメントの構 造を変えるだけでは,インテリジェントヒュ ーズとして転流はできるが,遮断性能の向上 には大きく貢献できていないことが明らか となり、今後は,これらの測定により溶断直 後から遮断完了に至るまでに遮断部で起こ る現象を理解し,消弧材料を工夫することに より遮断を確実に制御することができれば 転流による遮断性能の向上を期待できると 考えられる。

5.主な発表論文等

〔雑誌論文〕(計2件)

石川夕貴,<u>山納康</u>,土屋正樹,ヒューズリ ンク内部のアーク観測とアーク電圧特性の 調査,電気学会研究会資料放電・開閉保護・ 高電圧合同研究会,ED-15-135 SP-15-059 HV-15-101, pp.29-34, 2015,査読無し.

M. Tsuchiya, <u>Y. Yamano</u>, S. Kobayashi and K.Hirose, "Basic Research on the Fuse Element Pattern Changing a Current Pathway in the Process of Current Interruption," Proc. of ICEPE-ST, 2-p2-R-3, Oct. 2013, 査読有り 〔学会発表〕(計2件)

石川夕貴,<u>山納康</u>,土屋正樹,直流用ヒュ ーズにおけるアーク電圧の実験式の検討,平 成 28 年電気学会全国大会講演論文集, Vol.6, pp.54-55, 2016.

松崎太亮,<u>山納康</u>,遮断過程で電流経路 を変化させるヒューズエレメントの遮断部 構造の検討,平成27年電気学会電力・エネル ギー部門大会論文集,pp.7-5-11~7-5-12,2015. 6.研究組織

(1)研究代表者

山納 康 (YAMANO, Yasushi)

埼玉大学・理工学研究科・准教授

研究者番号:30323380 (2)研究分担者 無し (3)連携研究者 無し