科学研究費助成事業

平成 2 8 年 6 月 1 5 日現在

研究成果報告書

機関番号: 32689 研究種目: 基盤研究(C)(一般) 研究期間: 2013~2015 課題番号: 25420389 研究課題名(和文)時間選択性フェージングの克服を目的としたSC-FDE方式の復調法に関する研究

研究課題名(英文)Research on robust SC-FDE transmission over time selective fading channels

研究代表者

前原 文明 (MAEHARA, Fumiaki)

早稲田大学・理工学術院・教授

研究者番号:80329101

交付決定額(研究期間全体):(直接経費) 3,700,000円

研究成果の概要(和文):本研究課題では,高速移動通信における周波数及び時間選択性フェージングといった2つの 主課題を克服すべく,SC-FDE方式に対して判定帰還型伝搬路推定法(DFCE)の適用を図る方式を提案する.提案方式は, 端末の移動速度から時間選択性フェージングの影響を理論的に把握するとともに,雑音と時間選択性フェージングの影響のうち支配的となる影響に対応する忘却係数によりDFCEを実行するものである.計算機シミュレーションによる特性 評価の結果,提案方式により,端末の移動度にかかわらず,良好な伝送特性が得られることが明らかとなった.これに より,高速移動通信の上り回線の周波数利用効率をより一層向上させることができる.

研究成果の概要(英文): This research proposes a single carrier transmission with frequency domain equalization (SC-FDE) employing decision feedback channel estimation to cope with both frequency selective fading and time selective fading which are two main problems in realizing high speed mobile communications systems. The feature of the proposed approach is to theoretically derive the effect of time selective fading by using the terminal speed and to provide the appropriate forgetting factor according to the actual channel condition composed of thermal noise and time selective fading. The numerical results obtained by computer simulations showed that the proposed scheme determines the appropriate forgetting factor and provides good performance regardless of terminal mobility, which further improves spectral efficiency of uplink mobile communications with various degrees of terminal mobility.

研究分野: 無線信号処理

キーワード: 移動通信 シングルキャリヤ周波数領域等化 時間選択性フェージング 判定帰還型伝搬路推定 雑音 強調



1.研究開始当初の背景

シングルキャリヤ周波数領域等化 (SC-FDE)方式は、ピーク電力対平均電力比 (PAPR)を抑圧しつつ、無線通信の高速化を図 る上で問題となる周波数選択性フェージン グに対して高い耐性を有することから、低コ ストな送信機構成が求められるアップリン ク伝送への適用に向いており、既に、LTE や E-UTRA に代表される第4世代移動通信に採 用されている.

SC-FDE 方式を移動通信に適用する場合 端末の移動に起因して時間選択性フェージ ングが生じることから,それに対する耐性を 可能な限り高めることが極めて重要となる. 時間選択性フェージング環境下において,先 頭のパイロットシンボルに基づきデータシ ンボルの復調を行うと、パイロットシンボル により得られた伝搬路値と実際にデータシ ンボルが受ける伝搬路との差異がその受信 時間差の増加に伴い大きくなり, ビット誤り 率(BER)が大幅に劣化する問題がある.この 問題の対策として,一次フィルタにより簡易 に構成できる判定帰還型伝搬路推定法 (DFCE : Decision Feedback Channel Estimation) の適用が有望であり、特に OFDM 方式に対し て,その優れた有効性が示されている.図1 は, DFCE の動作原理を示したものである. 同図に示すように, DFCE は, データシンボ ルにおいて,復号された信号を用いて逐次的 に伝搬路推定値を更新し, 伝搬路値をフェー ジングの時間変動に追従させるものである. ところが, DFCE を SC-FDE に対して適用す ると,周波数スペクトルがOFDM方式と異な り,大きな変動を持つことから,データシン ボルにおいて,電力の低いサブキャリヤの伝 搬路値が雑音強調の影響により大きく劣化 し,判定値に誤り伝搬を引き起こす問題が生 じる.この誤り伝搬は,続くデータシンボル の伝搬路値に逐次的にひずみを与えること から,フレーム内の伝送特性の劣化が深刻と なる.さらに, DFCE を様々な移動度を有す る端末が存在する移動通信に適用すること を想定すると,その追従性は一次フィルタの 忘却係数に依存することから,対象とする端 末の移動度と忘却係数を適切に整合させる ことが重要である.

以上述べたように, SC-FDE 方式の時間選 択性フェージング対策として,高い実用性を 有する DFCE を適用する場合,低電力サブキ ャリヤにおいて生じる雑音強調を緩和する ことに加えて,端末の移動度に応じて追従性 を確保することが鍵であり,これらを実現す る技術を創出することは.移動通信の上り回 線の通信容量をより一層向上させる上で極 めて意義あるものと考えられる.

2.研究の目的

本研究課題では,高速無線通信を実現す る際に問題となる周波数選択性フェージン グを効果的に抑圧できる SC-FDE 方式を採





図3 本研究課題が想定するシステムモデル

り上げ,移動通信特有の時間選択性フェー ジングに対しても強固な耐性を有する SC-FDE 復調方式を確立することを目的と する.具体的には, OFDM 方式の時間選択 性フェージング対策として有効な DFCE を 採り上げ, SC-FDE 方式に DFCE を適用し た際に問題となる低電力サブキャリヤにお ける雑音強調の問題を閾値により抽出され た高電力サブキャリヤのみをその対象とす ることにより解決を図る.また,端末の移動 度に応じた DFCE の追従性を確保すべく,端 末の移動速度が既知となることを前提に,端 末が受ける時間選択性フェージングの影響 を理論的に把握するとともに, 雑音と時間選 択性フェージングのうち支配的となる影響 に適した忘却係数により DFCE を動作させる. さらに,提案方式の有効性を,端末の移動度 にかかわらず忘却係数を一定とする通常の DFCE を比較対象として,計算機シミュレー ションにより評価する.

3.研究の方法

本章では,2章の研究目的に必要となる検 討項目について簡潔に述べる.

(1)<u>SC-FDE 方式に DFCE を適用したときの</u> <u>伝送特性評価</u>

図 2 は, SC-FDE の周波数スペクトルを 示したものである.同図に示すように,各 SC-FDE の周波数スペクトルは,各シンボ ルの情報源に依存することから,シンボル によって異なり,極めて電力の低い信号が シンボル毎に異なるサブキャリヤにおいて 発生することがわかる.ここでは,周波数 スペクトルの観点から,OFDM 方式とは異 なる特徴を有する SC-FDE 方式に対して DFCE を適用した場合の問題点を把握すべ く,BER 特性を計算機シミュレーションに より取得・評価する.これにより,SC-FDE 方式にDFCEを適用した際に生じる低電力 サブキャリヤに起因した雑音強調の問題を 定量的に明らかにできる.

(2)<u>SC-FDE 方式に DFCE を適用したときの</u> <u>雑音強調抑圧法の検討</u>

SC-FDE 方式に DFCE を適用した際に生 じる,低電力サブキャリヤに起因した雑音 強調の問題を克服すべく,閾値 PTH により 電力の高いサブキャリヤのみを抽出し,抽 出されたサブキャリヤに対して,DFCE を 適用する方式を提案する.さらに,その有 効性を BER の観点から検証する.

(3)<u>端末移動環境下におけるDFCEの追従性</u> <u>の評価</u>

図3は,提案方式が想定するシステムモ デルを示したものである.同図において, 特に,LTEに代表される,端末の移動性の 高い移動通信システムのアップリンク伝送 への適用を考えると,周波数選択性フェ-ジングに加えて,時間選択性フェージング への対策が必須となる.そこで,時間選択 性フェージングが SC-FDE 方式の BER 特性 に与える影響を計算機シミュレーションに より評価する.具体的には,フェージング の時間変動に対する DFCE の追従性が忘却係 数に依存することに鑑み,比較的大きい時 間選択性フェージングが与えられた環境下 における SC-FDE 方式の BER 特性を, DFCE を適用しない場合, すなわちフレー ムの先頭に配置されたパイロットシンボル の伝搬路推定値に基づき復調した場合及び DFCE を適用する場合(忘却係数 λ=0.2, 0.8) について取得・評価する.なお,判定値の 誤り伝搬を抑圧すべく , 各種特性に誤り訂 正の適用を図るものとする.

(4)端末の移動度に応じた DFCE の検討

(3)の検討より,端末移動に起因したフェージングの時間変動に対して,DFCEの追従性を向上させるべく,端末の移動速度が既知となることを前提に,移動速度から時間選択性フェージングの影響を理論的に把握するとともに,雑音と時間選択性フェージングのうち支配的となる影響に適した忘却係数によりDFCEを行う方式を提案する.さらに,提案方式の有効性について,BERの観点から検証する.具体的には,時間選択性フェージングに起因したひずみ電力を理論的に算



図 5 提案方式のシステム構成

出するとともに,算出されたひずみ電力と 雑音電力と比較することにより,支配的と なる伝搬路の影響の把握を行う.なお,提 案方式には,雑音強調の抑圧を目的として, (1)及び(2)で検討した,電力の高いサブキャリ ヤのみにDFCEを行う方式を適用するものと する.また,提案方式では,基地局,すなわ ち受信側で端末の移動速度情報が必要とな るが,これは,センサー技術の今後の進展に より,スマートフォンのような小型端末でも, 十分に実現できるものと考えられる.

図4は,提案方式において,各サブキャ リヤ信号が伝送される様子を示したもので ある.同図において,SC-FDEにDFCEを 適用する場合,伝搬路推定における雑音強 調の影響を抑圧すべく,閾値 P_{TH}を超える 電力を有するサブキャリヤのみをDFCEの 対象とすることから,伝搬路の更新が必ず しも一定周期で実行されないことがわかる. したがって,提案方式では,この伝搬路の 更新周期を考慮して,時間選択性フェージ ングの影響を理論的に算定する.ここで, 時間選択性フェージングに起因したひずみ 電力は P_dは,端末の移動速度をパラメー タとして,次式のように与えられる.

$$P_{df} = 1 - \left\{ J_0 \left(2\pi \frac{v}{\lambda_c} l T_s \right) \right\}^2 \tag{1}$$

ただし, $J_0(x)$ は第1種0次ベッセル関数で あり,lはシンボルの更新間隔, $v \ge \lambda_c$ はそ れぞれ端末の移動速度と電波の波長である. 一方, 雑音電力は, MMSE のシステムパラ メータであるので, 新たに取得する必要は 生じない.提案方式では,式(1)により与え られる時間選択性フェージングに起因した ひずみ電力と雑音電力を定量的に把握する ことにより, 伝搬路において支配的となる 影響を決定できることから,端末の移動度 に応じた忘却係数に基づく DFCE を実現で きる.結局, DFCE に与える忘却係数は, 算出されたひずみ電力 P_dと雑音電力 P_{dn}に 対して, 次式のように決定する.

$$\lambda = \begin{cases} \lambda_n, & \text{if } P_{dn} > P_{df} \\ \lambda_f, & \text{if } P_{dn} \le P_{df} \end{cases}$$
(2)

ただし, λ_n 及び λ_f は,それぞれ雑音が支配 的な環境及び時間選択性フェージングが支 配的な伝搬環境に適した忘却係数である.

図 5 は,提案方式のシステム構成を示し たものである.送信機では,送信データに 対して,誤り訂正符号化・インタリーブを 施した後、データ変調を行う、次に、変調 された送信信号に対して,符号間干渉回避 のためのガードインターバルを付加し,送 信する.受信機では,受信信号からガード インターバルを除去した後, FFT 処理によ り周波数領域信号に変換する.次に,パイ ロットシンボルを受信する場合には,周波 数領域 LS(Least Square)伝搬路推定により, 伝搬路推定値 *H_p(k*)を取得する . 一方 , デー タシンボルを受信する場合には,前のシン ボルにより得られた伝搬路推定値により MMSE 規範に基づく周波数領域等化を行 う.SC 信号では,時間領域上に送信データ が存在することから,周波数領域等化後の 信号 S_m(k)を IFFT 処理により,時間領域信 号に変換するとともに , それに対してデイ ンタリーブ・誤り訂正復号を施すことによ リ,送信データを再生する.

DFCE では,データシンボルにおいて, 伝搬路推定を継続すべく,復調された復号 データを用いて,当該シンボルの伝搬路推 定を行うとともに,前のシンボルの伝搬路 推定値と併せて,推定値の更新を行う.提 案方式では,推定値を更新する際に,伝搬 路において支配的となる影響に対応した忘 却係数を適用できることから,端末の移動 度にかかわらず,DFCE を常に良好に動作 させることができる.

4.研究成果

本章では,3章の研究の方法に記載した 各検討項目の成果について簡潔に述べる.

まず,本研究課題の伝送特性評価の前提 となるシステム諸元について説明する.表 1 はシミュレーション諸元を示したもので ある.同表に示すように,FFTサイズN=64 に設定し,伝搬路モデルとして,各パスの 振幅と位相がそれぞれレイリー分布と一様 分布に従う16波指数関数減衰モデルを想

耒 1	生性証価のまる	F
78 1	付注計側の宿り	Ъ

Modulation	QPSK, 16QAM/SC-FDE
FEC	Convolutional coding/Viterbi decoding (R=1/2, K=7)
FFT size	64
Guard Interval T _G	16 T _{sam}
Frame length T _F	50 (Pilot blocks $M_p = 2$, Data blocks $M_d = 48$)
Packet length	1.0 T _F
Equalization	MMSE
Channel model	16-ray exponentially decaying Rayleigh fading channel
Delay spread ms	4.0 T _{sam}
Channel estimation	LS with time domain zero insertion
Threshold power level Pth	-7.0 dB
Forgetting factors	0.2, 0.8

定する.なお,遅延波の最大遅延時間は, ガードインターバル長 T_G を超えず,シンボ ル間干渉(ISI)は生じないものとする.特性 評価では,時間選択性フェージングをシン ボル間の伝搬路変動として与えるものとし, シンボル内の伝搬路の変動は考慮しないも のする.DFCE について,サブキャリヤ抽 出のための閾値は, $P_{TH}=-7$ dBに設定し,提 案方式で用いる,雑音及び時間選択性フェ ージングに整合する忘却係数は,それぞれ $\lambda=0.2$ 及び0.8 に設定している.

(1)<u>SC-FDE 方式に DFCE を適用したときの</u> 伝送特性評価

図 6 は, SC-FDE 方式に DFCE を適用し たとき(w/ DFCE)の BER 特性を, DFCE を 適用しない場合(w/o DFCE)を比較対象にと って示したものである.なお,同図におい て ,f_DT,は ,1 シンボルあたりのフェージン グの時間変動 , すなわち端末の移動度を示 している.同図に示すように,端末の移動 度が大きい場合には w/DFCE の BER 特性 が w/o DFCE よりも良好となるものの,端 末の移動度が比較的小さい場合には,w/ DFCEのBER特性が大幅に劣化することが わかる.これは, SC-FDE 特有の周波数ス ペクトルの高い変動性から,電力の小さい サブキャリヤを伝搬路推定する際に, 雑音 強調の影響が深刻となり,判定値に誤り伝 搬が生じることに起因した結果である.

(2)<u>SC-FDE 方式に DFCE を適用したときの</u> 雑音強調抑圧法の検討

図7は,SC-FDE 方式に DFCE を適用したときに問題となる雑音強調を克服すべく,高電力サブキャリヤのみに対して DFCE を施したときの BER 特性を DFCE を適用しない場合(w/o DFCE)を比較対象にとって示したものである.ここで,高電力サブキャリヤを抽出するための閾値 P_{TH}は1シンボルの平均電力に設定している.同図より,高電力サブキャリヤを DFCE の対象とすることにより,端末の移動度にかかわらず,w/o DFCE よりも良好な BER 特性が得られることがわかる.また,(1)の検討結果と比較すると,高電力サブキャリヤのみを DFCE の対象とすることにより,低 f_DT_sにおけるDFCE 適用による BER 特性の劣化が効果的

に克服できることがわかる.これは,雑音 強調の影響の小さい高電力サプキャリヤの みを伝搬路推定の対象とすることにより, データシンボルにおける誤り伝搬の影響を 緩和できたことに起因した結果である.以 上の結果から,以降の検討では,高電力サ ブキャリヤのみを対象として DFCE を動作 させるものとする.

(3)<u>端末移動環境下におけるDFCEの追従性</u>の評価

図 8 は, SC-FDE 方式に DFCE を適用し たときのパケット誤り率(PER)特性を, DFCE の伝搬路への追従性を決定づける忘 却係数 λ をパラメータとって示したもので ある.同図において低 CNR 領域,すなわ ち雑音が支配的な環境下と高 CNR 領域, すなわち時間選択性フェージングの影響が 支配的な環境下の PER 特性に着目すると, PER 特性が良好となる λ が異なることがわ かる.これは,伝搬環境によって適切な λ が異なることを示唆しており,伝搬路にお ける支配的な影響を把握できれば,DFCE の忘却係数を適切に設定でき,端末の移動 性にかかわらず DFCE の追従性を高めるこ とができるものと考えられる.

(4)端末の移動度に応じた DFCE の検討

図9は,(3)の検討結果を踏まえて,端末 の受ける伝搬環境に応じて適切な忘却係数 を与える提案方式の BER 特性を端末の移動 度にかかわらず忘却係数を一定とする通常 の DFCE を比較対象にとって示したものであ る.なお,端末の移動性として, $f_D T_F = 1 \times 10^{-4}$ と 2×10⁻² といった 2 種類の伝搬路変動を想定 する.また,参考までに,DFCEを適用せず パイロットシンボルによる伝搬路推定のみ で復調を行った場合の特性も併せて示して いる.図 9(a)に示すように, f_DT_F=1×10⁻⁴のよ うな,時間選択性フェージングの影響が小さ く, 雑音の影響が支配的となる環境では, λ=0.2 の通常方式の PER 特性が λ=0.8 の特性 と比較して良好となることがわかる.これは, 雑音の影響が支配的であるために, 雑音軽減 効果の高い λ=0.2 による DFCE がより高い精 度の伝搬路推定を実現できるためである.ま た,このような場合では,提案方式の PER 特 性が λ=0.2 の通常方式の特性にしたがうこと がわかる.これは,提案方式が,移動速度情 報を用いて伝搬路の特性を把握し 概ねλ=0.2 として DFCE を実行できることに起因した結 果である.一方,図 9(b)に示すように,f_DT_F =2×10⁻²のような,伝搬路変動の大きい場合に は 高 CNR において λ =0.2 の通常方式の PER 特性が大幅に劣化し, λ=0.8 の通常方式の特 性が λ=0.2 の特性と比較して良好となること がわかる.これは,時間選択性フェージング の影響が雑音の影響よりも顕著となるため である.提案方式は,低 CNR においては, λ=0.2 の特性にしたがい,高 CNR になると



図6 SC-FDE 方式に DFCE を適用したときの BER 特性



図 7 高電力サブキャリヤに DFCE を適用 したときの BER 特性



図 8 DFCE の忘却係数が BER 特性に与え る影響

 λ =0.8 の特性に近づくことがわかる.また, 図 10 は,提案方式の時間選択性フェージン グに対する効果を明確にすべく,平均 CNR = 30dB を対象として,提案方式の $f_D T_F$ 対 PER 特性を忘却係数を一定とした通常方式を比 較対象にとって示したものである.同図より, 平均 CNR にかかわらず,提案方式の特性は, 高 $f_D T_F$ では概ね, λ =0.2 の通常方式の特性に



図 10 $f_D T_F$ 対 BER 特性

したがい,高 f_DT_F では λ =0.8の通常方式の特性にしたがうことがわかる.これは,提案方式が,伝搬路の支配的な影響を判断し,その影響に応じた忘却係数でDFCEを実行できることに起因した結果である.

以上の結果から,本提案方式により,各 端末の移動度を DFCE の忘却係数に反映で き 移動度にかかわらず良好な伝送特性を保 持できることから,様々な移動度を有する 端末が存在する移動通信ネットワークの上 り回線の周波数利用効率をより一層向上さ せることができるものと考えられる

この他,もう一方の主課題である周波数 選択性フェージングに関連して,ガードイ ンターバルを超えるマルチパス遅延に起因 したシンボル間干渉の対策技術を FDE の 観点から SC-FDE と同一の機構を有する OFDM 方式に対して検討した.OFDM 方式 の受信側の信号処理は,SC-FDE のベース になるものであることから,ここで得られ た知見は今後の SC-FDE 方式の検討に大い に活かされるものと考えられる.

5. 主な発表論文等

(研究代表者、研究分担者及び連携研究者に は下線)

〔雑誌論文〕(計1件)

(1) 中村 瞬, <u>前原文明</u>, 理論ビット誤り率を 用いた MIMO-OFDM シンボル間干渉抑圧法, 電子情報通信学会論文誌 B, 査読有, Vol. J98-B, No. 11, 2015 年, pp. 1233-1237

〔学会発表〕(計4件)

(1) 中村 瞬, <u>前原文明</u>,理論ビット誤り率を 用いた MIMO-OFDM シンボル間干渉抑圧に 関する検討,電子情報通信学会技術研究報告, vol. 115, no. 55, WBS2015-7, pp. 33-36, 2015 年 5月 28 日,東京都市大学

(2) H. Mihara, <u>F. Maehara</u>, Decision feedback channel estimation scheme using terminal speed for single-carrier frequency-domain equalization, Proc. 2015 IEEE 81st Vehicular Technology Conference (VTC2015-Spring), pp. 1-5, 2015 年 5 月 13 日, Glasgow, Scotland UK

(3) 三原寛高, <u>前原文明</u>, SC-FDE における端 末移動性を考慮した判定帰還型伝搬路推定 法に関する一検討, 電子情報通信学会技術 研究報告, vol. 115, no. 2, RCS2015-2, pp. 7-12, 2015 年 4 月 16 日,湯布院・湯布郷館
(4) 三原寛高,長田弦,竹渕翔矢,<u>前原文明</u>, SC-FDE への判定帰還型伝搬路推定法の適用

に関する検討,電子情報通信学会総合大会, B-5-53,2014年3月21日,新潟大学

```
6.研究組織
```

(2)研究分担者 該当なし

(3)連携研究者該当なし