科学研究費補助金研究成果報告書

平成21年 5月21日現在

研究種目: 若手研究(A) 研究期間: 2007~2008 課題番号: 19681014 研究課題名(和文)

スタンピング転写を用いた大面積・機能集積・フレキシブルMEMSデバイス研究課題名(英文)

Stamping transfer method for large area, function -integration, flexible MEMS devices 研究代表者

岩瀬 英治 (IWASE EIJI)

東京大学・大学院情報理工学系研究科・助教

研究者番号:70436559

研究成果の概要: スタンピング転写を用いることにより、別々の基板上で製作した MEMS 構造をフレキシブルシート上に集積した。これにより、今までフレキシブルシート上には製作が困難であった3次元構造や可動機構をもつ MEMS デバイスが実現可能となる。本研究を実現する過程で、スタンピング転写の転写率・転写位置精度、平面ギャップの製作精度の評価を行った。また、実際に3次元構造および可動機構を有する応用的な光 MEMS デバイスを PDMS シート上に作成できることを示した。

交付額

(金額単位:円)

		(<u> </u>		
	直接経費	間接経費	合 計	
2007年度	10,300,000	3,090,000	13,390,000	
2008年度	6,900,000	2,070,000	8,970,000	
年度				
年度				
年度				
総計	17,200,000	5,160,000	22,360,000	

研究分野:複合領域

科研費の分科・細目:ナノ・マイクロ科学、マイクロ・ナノデバイスキーワード: MEMS、スタンピング転写、フレキシブルデバイス

1.研究開始当初の背景

フレキシブルデバイスは低コスト・大面積 化可能性・柔軟性などの点から学術的・産業 的にも注目を集めている。また、PDMS(polydimethyl siloxane)はフレキシブルデバイスの みならずその生体適合性から μTAS (micro Total Analysis System)などの分析器にも非常 に良く用いられている素材である。しかしな がら、耐熱性や熱膨張性の問題から PDMS の 上に直接金属膜を成膜できないなどの理由に より、PDMS 上に 3 次元構造や可動機構を有する MEMS (Micro-Electro-Mechanical Systems)デバイスを形成するのは困難であった

本研究の特色は、MEMS 技術の大きな特徴である3次元構造や可動機構をフレキシブルデバイスに組み込むことである。

まず、フレキシブルデバイスの視点に立つ と、従来のフレキシブルデバイスの研究は、 半導体技術をもとにその中の低温で可能なプ ロセスを用いることが主流であった。そのため、有機半導体や低温 TFT (Thin Film Transistor)など電気的構造を組み込むにとどまっていた。本研究では、MEMS 技術の本領ともいえる3次元構造や可動機構をフレキシブルデバイスに用いることができ、フレキシブルアクティブ光学デバイスなどへ大きく発展が可能となる。

また、MEMS デバイスとしての視点に立つと、従来の MEMS 技術は小型・軽量化、機能集積化が特色である。スタンピング転写により小型・機能集積化されたデバイスの大面積化が可能である。低コスト、大面積、ディスポーザブルといった従来 MEMS デバイスとは異なった特色を持つ知能化デバイス技術が確立できる。

2. 研究の目的

本研究の目的は、機能集積されたフレキシブルな MEMS デバイスを安価・簡易な手法で実現することである。そのアプローチとして、SOI(Silicon on Insulator)ウェハ上で作成したMEMS 構造を PDMS シートへ転写するスタンピング転写を用いた。この技術をもとに、3次元構造や可動機構を持った MEMS デバイスをフレキシブルデバイスに組み込むことを目標とした。

この目標の達成には、スタンピング転写の 転写率・転写位置精度、平面ギャップの製作 精度が課題となる。これらの評価を行い、そ の上でフレキシブル基板上に3次元構造およ び可動機構を有する MEMS デバイスの製作 を行なった。

3.研究の方法

図1にフレキシブルシート上への MEMS 構造の集積手法の概念図を示す。別々の基板上で製作れた MEMS 構造を、スタンピング転写によりフレキシブルな PDMS シート上に集積する。部品となるそれぞれの MEMS 構造は別々の基板上で分けて製作できるため、 補護な3次元構造や機能を持った構造であって成業なり口セスや犠牲層エッチングを行うことないできるため、 残留に力の問題がない。これは平板同士が上下に向かい合った平面ギャップなどの3次元構造には望ましい特性である。

図2にスタンピング転写による、PDMSシート上への MEMS 構造の具体的な集積プロセスを示す。まず、凹凸構造を持った PDMS

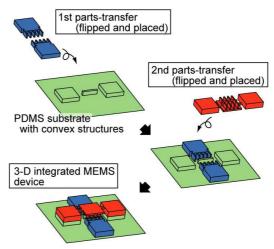
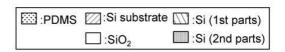
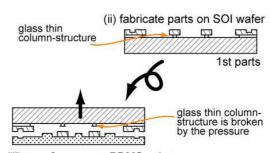


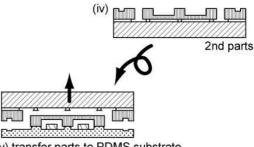
図1 スタンピング転写によるフレキシブ ルシートへの集積化の概念図



(i) mold PDMS substrate



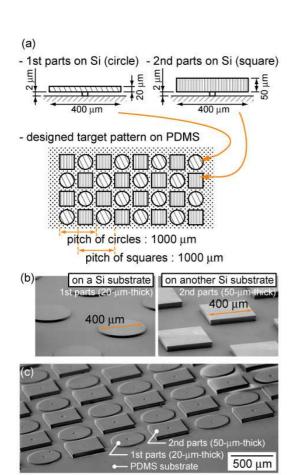
(iii) transfer parts to PDMS substrate (1st parts-transfer)



(v) transfer parts to PDMS substrate (2nd parts-transfer)

図2 製作プロセス

シートを型取り(マイクロモールディング) プロセスによって製作する(図 2 (i))。次に、 SOI 基板上で部品となる MEMS 構造を製作す る(図 2 (ii))。SOI ウェハを用いることによ りガラス (SiO_2) 層を犠牲層としたシリコン 構造を作成することができる。ガラス層をエ ッチングすることにより、細いガラスの柱で



 Yield
 ave. (design)
 SD

 circles
 106/128 = 82.8%
 999.5 (1000)
 3.52

 squares
 125/128 = 97.6%
 1000.7 (1000)
 2.71

 circle-square
 501.8 (500)
 1.62

pitch [µm]

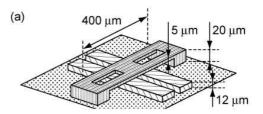
図3 転写率・転写位置精度の評価

(d)

支えられた状態にすることができ、これに PDMS シートを押し付けると PDMS シート上 にシリコン MEMS 構造を転写することがで きる(図2(iii))。この際に重要となることは ガラスの柱の太さおよび加圧の条件であるが、 前者は現有の赤外線顕微鏡を用いることによ リシリコン MEMS 構造の下のガラス柱の太 さの確認が可能であり、また後者は表面を酸 素プラズマで活性化させる手法によりほとん ど加圧することなく転写できる。多段のスタ ンピング転写を行う場合には、上記の手順を 繰り返し、PDMS シート上に MEMS 構造を集 積する(図2(iv)-(v)) スタンピング転写を顕 微鏡下で行うことにより、1 段階目と 2 段階 目のスタンピング転写のアライメントも可能 である。

4.研究成果

(1) スタンピング転写の転写率・転写位置精



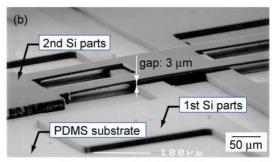
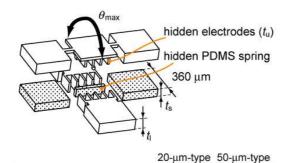


図4 平面微小ギャップ

度の評価

PDMS シート上へ MEMS 構造を集積化す る上で、転写率と転写位置精度が基礎的であ りかつ重要な値である。そのため、図3に示 すように、2 段階のスタンピング転写におい て、転写率と転写位置精度を評価した。厚さ 20 μm、直径 400 μm の円柱形状と厚さ 50 μm、 一辺の長さ 400 µm の四角柱形状のシリコン MEMS 構造を別々の SOI 基板上で作成し、2 段階のスタンピング転写により PDMS シート に集積した(図3(a)) SOI 基板上のピッチは それぞれ 1000 μm であり、集積された後の PDMS シート上での円柱構造と四角柱構造の ピッチは 500 μm である。図 3 (b)がスタンピ ング転写前の SOI 基板上のシリコン MEMS 構造であり、図3(c)が2段階のスタンピング 転写により PDMS シート上に集積されたシリ コン MEMS 構造である。

図3(d)が評価結果である。 転写率は1段階 目、2段階目のどちらも80%以上であった。 転写位置精度は同一転写のシリコン MEMS 構造同士では誤差 1 µm 以下であり、異なる 転写のシリコン MEMS 構造同士では誤差 2 um 以下であった。これらの誤差は、転写時 の PDMS シートの伸びやアライメント時のず れが原因であるが、合わせても 2 µm 以下で あり、非常に高い位置精度でスタンピング転 写が可能であったといえる。これは、前述し た通り、酸素プラズマで活性化させる手法に よりほとんど加圧することなく転写できるた め、PDMS シートを大きく変形させることな くスタンピング転写が可能であったためと考 えられる。転写率・転写位置精度においては、 転写基板と被転写基板の平行度が特に重要で



V	and transmission for the	71
lower electrodes thickness (ti)	20 μm	50 μm
hidden electrodes thickness (tu)) 15 μm	40 µm
hidden PDMS beam height (ts)	15 μm	45 µm
maximun tilt angle (θ_{max})	5.74°	15.5 °

図 5 HVCA の設計値

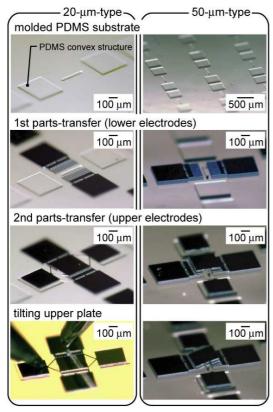


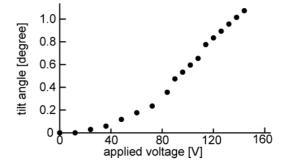
図 6 製作した HVCA

あった。

(2) スタンピング転写による平面微小ギャップの製作精度の評価

3次元構造や可動機構をもつ MEMS デバイスでは、平板同士が上下に向かい合った平面ギャップ構造が典型的構造のひとつである。前述の通り、スタンピング転写は成膜プロセスや犠牲層エッチングが不要のため、残留応力によって平面が反るという問題がなく、平面の微小ギャップを精度良く製作可能であると考えられる。これを検証するために図4に

(a) DC characteristics



(b) AC characteristics (V = 144 V)

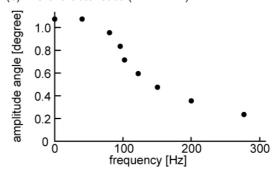


図 7 HVCA の駆動特性 (20-μm type)

示すような平面微小ギャップ構造を製作した。 下部の平板構造を上部の梁構造がまたぐ構造 となっている。厚さ 5 μm で長さ 400 μm の梁 構造が 3 μm のギャップで平板構造の上に接 触することなく配置できた。

(3) フレキシブル PDMS 基板上に作成した MEMS デバイス

スタンピング転写を用いることによって大きな利点を有する光学応用の MEMS デバイスとして、可動ミラーなどを組み込んだアクティブ光学シートが挙げられる。通常の MEMS プロセスでは作成が大変な3次元構造も、多段のスタンピング転写により容易に作成できる場合がある。スタンピング転写により容易に作成できる場合がある。スタンピング転写で実現する応用的なデバイスとして、可動ミラーの下にミラー駆動用の櫛歯型電極をもつ静電 駆動型可動ミラー(HVCA: Hidden Vertical Comb-drive Actuator)を対象とした。この HVCAの櫛歯型電極は上下方向にかみ合って動くため通常の MEMS プロセスでは製作が大変なデバイスでもある。

下部の櫛歯電極と上部の櫛歯電極をもつミラーを順にスタンピング転写する2段階の転写で作成した。図5に示すように、櫛歯電極のサイズとして、櫛歯の太さを10 μm、櫛歯と櫛歯の間の距離を20 μm とした。この櫛歯電極が2つ上下にかみ合うため、上下の櫛歯

電極の隙間は設計上 $5 \mu m$ となる。スタンピング転写を行なった結果、位置ずれは $2.3 \mu m$ であり、上部の櫛歯電極が下部の櫛歯電極にかみ合うように配置することができた。図 $6 \mu m$ が各製作ステップにおける HVCA の写真である。また電圧を印加し、静電気によってミラーを駆動した(図 7)。

5 . 主な発表論文等 (研究代表者、研究分担者及び連携研究者に は下線)

[学会発表](計 2件)

Eiji Iwase, Hiroaki Onoe, Akihito Nakai, Kiyoshi Matsumoto, Isao Shimoyama, "Temperature-Controlled Transfer and Self-Wiring for Multi-Color LED Display on a Flexible Substrate," The 22nd IEEE International Conference on Microelectromechanical Systems (MEMS2009), pp. 176-179, Sorrento, Italy, Jan. 28, 2009.

Eiji Iwase, Hiroaki Onoe, Kiyoshi Matsumoto, Isao Shimoyama, "Hidden Vertical Comb-Drive Actuator on PDMS Fabricated by Parts-Transfer," The 21st IEEE International Conference on Microelectromechanical Systems (MEMS2008), pp. 116-119, Tucson, Arizona, USA, Jan. 16, 2008.

6. 研究組織

(1) 研究代表者

岩瀬 英治 (IWASE EIJI)

東京大学・大学院情報理工学系研究科・助教研究者番号:70436559

- (2) 研究分担者 なし
- (3) 連携研究者 なし