科学研究費助成事業

_ .. . _

研究成果報告書



研究成果の概要(和文):同位体から構成されるFCVAアモルファス13C炭素膜を作製し,さらにこれら膜を用いてMIS型素子を作製し,特性を評価した.FCVA法では一部のみを13Cとすると12Cとの界面抵抗により導入電流通過時の発熱により、良好な膜の堆積ができない。このため13CメタンよりCVD法で作製した膜を用いたMIS素子の特性より,その光吸収・起電力の評価から13Cの持つ電子状態が膜の電子特性に反映されていることが示唆された

研究成果の概要(英文): The amorphous isotope 13 C carbon films was fabricated by FCVA and the MIS type device was fabricated using these films and the characteristics were evaluated. We prepared 13C target on 12C usual target as target for FCVA.In the case of the FCVA method, it was impossible to deposit film due to heat generation by passage of currentat boundary of 12C and 13C. Therefore, amorphous isotope 13 C carbon films were deposited by CVD method from 13 C methane. And Al/a-C:H/Si devices with MIS structure were investigated. It was suggested that the electronic state of 13 C effected these films properties from the evaluation of thier light absorption and thier photovoltaic characteristics.

研究分野:炭素材料

キーワード: アモルファス炭素膜

1. 研究開始当初の背景

sp³とsp²結合性の炭素及び水素からなる アモルファス炭素膜の関連技術は日本を 中心に発展し、これまでに硬さやトライポ ロジー等の機械的特性が利用されている. 一方で電気的な特性は未踏領域が大きい. アモルファス炭素膜は電子物性等の研究 例もあるが数は Si に比べ遥かに少ない.

アモルファス炭素膜の電子特性の研究 が少ない理由は膜中の電子的欠陥が極め て多い為で,研究自体が敬遠されてきた. 文献調査より,アモルファス炭素膜の電気 的特性において図1に示す様に光学バンド ギャップが *sp*³比と共に上昇し,共に膜の 欠陥密度が減少する傾向が示された.つま り更に高 *sp*³の膜は低欠陥と予想された.



高 sp³アモルファス炭素膜はフィルタード 陰極真空アーク(FCVA)法で作製される. 固体炭素源をアーク放電でイオン化し、こ れを電磁コイルで曲げ、電界加速して膜を 堆積する.一般に sp³等の高密度相生成は 膜合成時の粒子同士の大きな衝突エネル ギーが必要で、本エネルギーを熱へと変換 させず、高密度化に繋げる事が必要である. FCVA では基板へのバイアス印加によって 本エネルギーを制御できる.高 sp³膜の形 成には 100 eV が最適エネルギーとされ、 これ以上では熱変換され、sp²が増大する.

現在,低欠陥アモルファス Si 半導体も 開発段階において 10¹⁹ cm⁻³の欠陥を水素 中での熱処理による血管の水素終端化で 10¹⁶ cm⁻³ に低減した. 一方, アモルファス 炭素は 10¹⁹ cm⁻³と 1000 倍多い. 同じ水素 熱処理での終端化も検討されたが欠陥の 低減に至っていない. 本理由は欠陥の存在 する空間の容積の違いにあると考えられ. 四面体構造の Si-Si の結合距離 2.4 Åに対 して, C-C では 1.5 Åで, 欠陥が作る空間 が小さく水素原子が入り込みにくい上,結 合強度が Si-H に比べ C-H は非常に切れや すい.よって炭素(C)中の欠陥終端化に H は適さない. この為により分子半径の小さ く結合エネルギーが高い元素による終端 が炭素に必要となる. そこで終端化元素を

水素(H)から質量2倍の重水素(D)にすると 質量効果により図2の様に結合長がC-Hに 比べてC-Dは短く,解離 エネルギーも上 昇し,終端部位を強固に終端し,欠陥の再 形成も抑制できる.更に原子結合長短距離 化は,欠陥存在空間への入り口を拡げ,欠 陥終端を促進できると考えられた.



2. 研究の目的

同位体から構成されるアモルファス炭素 膜を作製し、原料質量の上昇による sp³結 合比率の増大と重水素による欠陥終端化の 効果を検討し、アモルファス炭素膜を用い た素子を作製し、その特性を明らかとする ことを目的とした.

3. 研究の方法

<u>高質量同位体原料 "¹³C"からの高 sp³比</u> アモルファス炭素系膜の作製

同位体炭素である ¹³C を原料ターゲット に用いて FCVA によって、従来の ¹²C 原料 ターゲットでは合成が不可能な極めて高い sp^3 比率のアモルファス炭素膜を実現し、 結果、 10^{16} cm⁻³ の低電子欠陥アモルファス 炭素膜を創製することを試みた.

一般に sp³ 結合性炭素を多く含むアモル ファス炭素膜を作製できる FCVA において は黒鉛ターゲット表面で真空アーク放電を 発生させ、イオン化する. これらイオンを 電磁コイルにより,炭素イオンのみ抽出し, 負バイアス電圧を印加した基材に衝突・堆 積させて sp³比が約 80%のアモルファス炭 素膜を形成する.この時のバイアス電圧に よって入射粒子の運動エネルギーは調整で きる. 通常の¹²C を原料として用いた場合, 100 eV で *sp*³比が最大の約 80%を示す. 更 に入射イオンのエネルギーを上昇させると、 先に堆積した炭素との間での熱的作用によ り黒鉛化して sp² 量を増大させて相対的に sp³比を下げる.この為,本研究では原料の 質量の上昇させる.結果,全運動量は大き いが熱作用を抑制しながら, sp³比率を上昇 をさせることを試みた.

*sp*³比率はエックス線吸収微細構造 (NEXAFS)測定によって,膜の合成は申請 者の研究室現有の装置で行った.¹³Cターゲットは¹³C 粉より加圧焼成して特注した.

光励起キャリア生成とドーピングによるキャリア制御

次に, n-および p-Si 基板上に上記アモル ファス炭素系膜を形成し, 膜上に金属電極 を形成して MIS 構造を構成した. 各波長の 光を照射し, 起電力量の波長依存性を 10 K 〜常温で測定し, アモルファス炭素膜と Si 界面での電子障壁状態を評価した.

4. 研究成果

図 3(左)に示すとおり、純度 99.9%の¹³C 粉体より円盤状ターゲットを作製し、これ を図 3(右)の様に FCVA 用の¹²C ターゲット 上にマウントして FCVA を試みた. アーク の発生と数分の膜の堆積が確認できたが, その後、アークの熱の影響によると思われ るが¹³C円盤と¹²Cターゲット間で剥離す ると同時に¹³C円盤が図3(右)に示す通り, 亀裂が入り破損する結果となった.また, 数分の体積が確認できた試料は基板上の膜 の厚さが極めて薄く、各種評価での膜自体 の検出がノイズレベル以下であった.この プロセスを数度,試みたが破損が発生し, 結果として 1 体での ¹³C ターゲットの製作 が必要となったが、本計画の研究予算では 困難であるため FCVA による作製を断念し, CVD による炭化水素系同位体ガスからの 同位体炭素膜の作製に切り替え,pおよびn 型 Si 上にこれら膜を作製し, 膜上に Al 膜 を形成した MIS 素子を作製し、評価した.



図 4 に, *a*-C:H 系膜/*n*-Si 素子の電導度の 温度依存性のアレニウスプロットを示す. *a*-¹²C:H/*n*-Si においては光非照射/照射時共, 正バイアス印加時に温度上昇に従い電気伝 導度が増加しており,勾配が約 240 K で変 化した.一方,同素子の負バイアス印加時 には,200 K 付近で電流値が上昇し,250 K 以上で再び電流値の低下が確認された. *a*-¹³C:H/*n*-Si 素子はどの条件下においても 温度上昇に伴い電気伝導度が上昇した.正 バイアス印加時には,170 及び 250 K 前後 の 2 カ所の勾配の変化が確認された.図 5 には,*a*-C:H 系膜/*p*-Si 素子の電導度の温度依 存 性のアレニウスプロットを示す. a-¹²C:H/p-Si 素子は、何れの条件においても 電気伝導度が温度上昇と共に増加した. a-¹³C:H/p-Si 素子においても、正バイアス印 加時には電気伝導度が温度上昇に伴い増加 する事が確認された.また、n-Si 基板上への 積層素子同様、240 K 近傍で勾配の変化が確 認出来る.一方 a-¹³C:H/p-Si 素子への負バイ アス印加時には、390 nm 光照射時には電流値 の温度依存性が確認されたが、非光照射、605 nm 光照射時には温度依存性を示さなかった. これらのアレニウスプロットの高温領域に おける勾配から算出された各素子の活性化 エネルギーを表1に示した.



表1各素子の活性化エネルギー

-	a-12C:H-	a-13C:H -	a-12C:H-	a-13C:H-	
Substrate -	n-Si-		p-Si-		
Dark +5 V -	243 -	105 -	128.	138 -	
605 nm +5 V -	230 -	87-	118 -	131 -	
390 nm +5 V -	243 -	99 -	34.	34 -	
Dark -5 V -		187.	150 -		
605 nm -5 V -	0	179 -	150.		
390 nm -5 V -		33 -	150 -	22 -	

更に図 6 および 7 に, *a*-C:H 系膜/*n*-Si 素子 の各温度での I-V 特性を示す. 測定温度は, 電気伝導度に強い温度依存性が確認された 高温領域(290,250K)及び温度依存性の小 さかった低温領域の(190, 70 K)の4 点と した. a-12C:H/n-Si 素子は, 負バイアス印加時 に整流性が確認出来る. 605 nm 光照射時には 正バイアス側の, 390 nm 光照射時には負バイ アス側の電流値が増加した.605 nm 光照射に よる電流値の変化は低温(190, 70 K)で特 に顕著であるが, 2.0 V 以上の領域では I-V カ ーブの勾配が小さい. a-13C:H/n-Si 素子の I-V 特性は*a*-¹²C:H/n-Si 素子と殆ど同様であった. 図 8 および 9 に, 各温度での *a*-C:H 系膜/p-Si 素子の I-V 特性を示す. a-12C:H/p-Si 素子は, 正バイアス印加時に整流性を示した. 390 nm 光照射時には正バイアス側で電流値の増加 が確認されたが、605 nmの光照射による電流 値の増加は生じなかった. *a*-¹³C:H/p-Si 素子は 250 K以下で正バイアス印加時に整流性を示 したが、290、190 Kの正バイアス印加時に、 3 V以上の高電圧領域で電流値が急激に増大 した.また、何れの温度においても 605 nm 光照射の影響はなく、390 nm 光照射によって 電流値が約 3~15 倍となった.







(a) 290, (b) 250, (c) 190 and (d) 70 K.

MIS 型の素子より電子状態を推定すると まず, a-C:H/Si 素子で共通して観測された 傾向では、膜、基板、光照射の種類の違い により、図4および5の*a*-C:H系膜/*n*-Siや a-¹³C:H/p-Si素子等のアレニウスプロットに おいて,240 K付近でプロットの勾配が変 化した.これは、材料内部での電気伝導シ ステムの変化が考えられる.即ち高温領域 では熱エネルギーによりキャリアが伝導帯 (価電子帯)に励起されるバンド伝導が発現 したが,低温領域では温度依存性の低い, ホッピング伝導へ遷移し、勾配が小さくな ったと考えられる.ホッピング伝導はドー プした結晶半導体でも生じる為,この勾配 の変化は基板の Si 中のドリフト電流の影 響も含まれる. 390 nm 光照射により活性化 エネルギーの減少が確認されたことから、 高エネルギーの光照射により深い準位から キャリアが励起され、熱活性化プロセスが 伝導帯下端(価電子帯上端)近傍の浅い準位 からの励起が主となった為であると考えら れる. 一方, 240 K での勾配変化が無い試 料はこの活性化型の温度依存性を示さなか った.これらの測定条件は,電流値が1nA 以下と小さく, 高抵抗領域の測定である事 及びアモルファス半導体故の欠陥準位密度 の高さから, 拡散するキャリアの捕獲・再 結合の影響が大きくなり、界面の電位障壁 を超える拡散電流よりも、温度依存性の弱 いトンネル電流の影響が大きくなったと考 えられる. 光照射の影響が高温程弱いが, これは、高温領域での伝導が再結合中心に おけるキャリアの再結合により律速される 為である. 390 nm 光照射により 1 nA 以下 の微小電流領域における電流値の増大が全 ての素子で確認されたのは、高エネルギー の光照射によりキャリアが高い電位障壁を 乗り越え拡散、トンネルが可能となった為 と示唆される.

次に, 膜ごとの電気伝導特性の傾向を考 える. *a*-¹²C:H/*n*-Si 素子は正バイアス印加時, 605 nm 光照射によって電流値が増加した.

これは、Si 基板中のドリフト電流の影響と 考えられる.図10に示す各膜の透過スペク トルをより,605 nm の光透過率は65%以上 で, a-12C:H 膜を透過した光は赤外域に吸収 端を持つ Si 中で吸収される. それにより生 じた Si 中のドリフト電流が素子を流れる 電流値を増大させたと考えられる.一方, よりエネルギーの高い 390 nm 光照射では a-¹²C:H/n-Si素子の正バイアス電流が1V以 上の高電圧領域で増加しなかった.これは、 a-12C:H 膜の 390 nm 光の透過率が 30%以下 であり,Si内部でのキャリア生成が行われ なかった事, 電位障壁の低い順方向電流の 為, a-12C:H 膜中のキャリア生成の効果が小 さい事が原因と考えられる. a-¹²C:H/p-Si 素子の順方向電流において 605 nm 光照射 による電流値の増大が殆ど無かったのは, 一般にドープされていない *ta-*C:H 系膜の 多数キャリアは正孔であり、電子より移動 度も低い為, p-Si で生成した正孔のドリフ トの影響を受けにくい為と考えられる. a-¹³C:H/n-Si 素子は正バイアス印加時, 605 nm 光照射によって電流値が増加したのは, 上述の a-12C:H/n-Si 素子の場合と同様の理 由による. 290, 190 K における a-¹³C:H/p-Si 素子の正バイアス印加時に確認された電流 値の急激な増加は、作製した a-C:H 系膜の 厚さが 200 nm と薄い上に transverse 型の電 極構造である為、ピンホールやトンネル電 流の影響を受けたと考えられる.



● まとめ

同位体から構成される FCVA アモルファス ¹³C 炭素膜を作製し、さらにこれら膜を用い て MIS 型素子を作製し、特性を評価した.

・FCVA 法では一部のみを¹³C とすると¹²C との界面抵抗により導入電流通過時の発熱 により、良好な膜の堆積ができない。 ・¹³C メタンより CVD 法で作製した膜を用い た MIS 素子の特性より,その光吸収・起電力 の評価から¹³C の持つ電子状態が膜の電子特 性に反映されていることが示唆された 5. 主な発表論文等

〔雑誌論文〕(計 1件 査読有)

 Yutaro Suzuki, Yasuyoshi Kurokawa, Tsuneo Suzuki, Kazuhiro Kanda, Masahito Niibe, Masayuki Nakano, Naoto Ohtake, <u>Hiroki Akasaka</u>, Structure and physical properties of stable isotopic amorphous carbon films, Diamond & Related Materials 63 (2016) 115-119, DOI: 10.1016/j.diamond.2015.10.024

〔学会発表〕(計 3 件)

- Yutaro Suzuki, Yasuyoshi Kurokawa, Tsuneo Suzuki, Kazuhiro Kanda, Masahito Niibe, Masayuki Nakano, Naoto Ohtake, <u>Hiroki Akasaka</u>, Electrical Properties of stable isotopic amorphous carbon films, The 2015 New Diamond and Nanocarbon conference (NDNC2015) 2015/5/25-5/28, 静岡グランシップ
- ②. Nasa Kawagoshi, Masayuki Nakano, Tetsuya Yamamoto, Junko Hieda, Naoto Ohtake, <u>Hiroki Akasaka</u>, Deposition of the *a*-BCN:H film formed from tri-methylborazine, The 16th International Conference on Precision Engineering, 2016/11/14 ~ 11/16 Hamamatsu city, Shizuoka, Japan
- 河越奈沙,大竹尚登,<u>赤坂大樹</u>,球への ダイヤモンド状炭素膜の形成, Sustainable Tribology Conference 2016 AMAMI, 2016/10/31~2016/11/02, 奄美 山羊島ホテル 奄美市 鹿児島

6.研究組織 (1)研究代表者 赤坂 大樹 (AKASAKA, HIROKI) 東京工業大学 工学院 機械系 准教授 研究者番号:80500983