科学研究費助成事業

研究成果報告書



今和 4 年 6 月 1 5 日現在

| 機関番号: 82626 | |
|---|--|
| 研究種目:基盤研究(B)(一般) | |
| 研究期間: 2019 ~ 2021 | |
| 課題番号: 19H02178 | |
| 研究課題名(和文)界面ダイポール変調の抵抗変化型メモリ応用とスイッチング機構の解明 | |
| | |
| | |
| 研究課題名(央文)Iwo-terminal resistance change memory based on interface dipole modulation | |
| | |
| 研究代表者 | |
| 宮田 典幸(Miyata, Noriyuki) | |
| | |
| 国立研究開発法人産業技術総合研究所・エレクトロニクス・製造領域・研究主幹 | |
| | |
| | |
| 研究者番号:4 0 3 5 8 1 3 0 | |
| | |
| 交付決定額(研究期間全体):(直接経費) 13,300,000円 | |

研究成果の概要(和文):本研究は、薄い酸化膜の積層構造から観察された界面ダイポール変調(IDM)現象を応用した二端子MIM抵抗変化メモリのデバイス試作・評価、およびIDM機構の理解を目的としている。界面変調層として1分子のTiO2を導入したHfO2/SiO2/HfO2積層構造のMIMデバイスを作製し、1桁以上の抵抗変化が起こること、および非対称トンネル障壁を採用することでセレクター機能として見望な整流作用が得ることを実証した。 MIMデバイスのHAXPES測定からは、電圧印加によってMIM構造中のポテンシャルおよびTi原子近傍の化学結合状態 が変化することを見い出した。

研究成果の学術的意義や社会的意義

研究成果の字術的意義や社会的意義 界面ダイポール変調(IDM)は、本代表者が提案した独自のメモリ機構で、シリコン半導体デバイスとの材料的親 和性の良さが利点であり、実際、Si MOS FETを用いた三端子デバイスとしてのメモリ動作が実証されている。一 方、新規メモリの研究としてはクロスバー構造を前提とした二端子型メモリが活発であり、本提案のIDM積層構 造による抵抗変化と整流作用を実現できれば、産業応用上のインパクトも高いと期待される。また、IDM変調動 作の起源した 望まれていた。

研究成果の概要(英文): In this study, the interfacial dipole modulation (IDM) phenomenon observed from the oxide/oxide stack structure was applied to a two-terminal metal-insulator-metal (MIM) resistance change device. An MIM device with an Hf02/Si02/Hf02 stack structure with a 1-MLTi02 modulation layer was fabricated and the resistance change characteristics were demonstrated. We have also demonstrated that current rectification, which is useful for selector functions, can be achieved with an asymmetric tunnel barrier formed by an asymmetric Hf02/Si02/Hf02 stack structure. Hard x-ray photoelectron spectroscopy (HAXPES) measurements of the IDM MIM device revealed that the electrostatic potential of the oxide layers and the chemical bonding around the Ti atoms changes by applying voltage.

研究分野: 電気電子材料工学

キーワード: 不揮発性メモリ 界面ダイポール 抵抗変化メモリ 酸化膜 X線励起光電子分光法

科研費による研究は、研究者の自覚と責任において実施するものです。そのため、研究の実施や研究成果の公表等に ついては、国の要請等に基づくものではなく、その研究成果に関する見解や責任は、研究者個人に帰属します。

1.研究開始当初の背景

界面ダイポール変調(IDM: interface dipole modulation)は、本代表者が考案した不揮発メ モリのためのポテンシャル変調機構であり[引用論文]、MOS FET (metal-oxide-semiconductor field-effect transistor)のゲート積層構造に組み込むことで、フラッシュ型メモリとして動 作させることができる[引用論文]。MOS FET 型メモリの実験では、Hf0₂/SiO₂積層構造中の界 面に変調層と呼ばれる1分子層程度のTiO₂を挟み込んだ構造が採用されており、酸化膜中の電 界強度と方向に応じてHfO₂/SiO₂界面近傍のポテンシャル分布が変化することでMOS FET の閾値 が変化すると考えられている。HfO₂とSiO₂は、Si MOS デバイスの一般的なゲート絶縁膜である ことから、IDM メモリの量産製造への移行が他の新規メモリに比べて容易であると期待される。 一方、IDM メカニズムに関しては報告例が少なく、十分に理解されているとは言い難い。デバイ ス内部で起こる電圧誘起の構造変化を、その場観察でとらえることができれば、メカニズム解明 に繋がると期待される。

半導体産業として最も成功している不揮発メモリは、NAND フラッシュメモリである。近年、携 帯端末やデータセンターのストレージ装置としての利用が急拡大し、世界市場は 5 兆円に迫る 勢いである。一方、最先端メモリの研究としては、Resistive Random Access Memory や Phase Change Memory (PCM)の二端子抵抗変化型メモリが活発であり、量産製品も投入され始めている。 二端子メモリの最大の魅力は、クロスポイント構造による大容量化であり、実際、クロスポイン ト型 PCM メモリが製品化されている。クロスポイント構造においては、データ読み出し時に隣接 するメモリセルを流れる漏れ電流を遮断する必要があるため、セレクターと呼ばれる電流制限 素子をメモリセルと直列に配置する構造が採られる。セレクター素子としては、シリコンおよび 化合物半導体の PN 接合ダイオード、VO2などを用いた金属・絶縁体相転移素子、カルコゲナイド 材料などを用いたオボニック閾値スイッチ素子が提案されている。一方、微細化の観点では、メ モリ・セレクターの積層構造は薄い方が有利となるが、現状、50 nm 程度が限界と言われている。 究極的には、同一デバイスがメモリとセレクター特性を有するのが理想であり、本研究でも同様 のデバイス構造を目指すこととした。

2.研究の目的

(1) HfO₂/1-ML-TiO₂/SiO₂ IDM 構造を組み込んだ MIM デバイスを試作し、抵抗変化が起こること を確認するとともに、パルス応答や繰り返し特性などの基本的なメモリ特性を取得する。異なる 厚さの上下 HfO₂ 膜を配置することで、非対称なトンネル障壁を形成し、メモリ構造と同一素子 でセレクター機能(自己整流作用)を実現する。以上のメモリ・整流特性がクロスポイントメモ リアレイとして有用であることを示す。また、酸化膜積層構造の薄膜化としては総厚 10 nm 以下 を目指し、同一のデバイスで1桁以上の抵抗変化と1桁以上の整流作用を実現する。

(2) IDM メカニズムの理解を目的として、電圧印加 HAXPES (Hard X-ray Photoelectron Spectroscopy) を用いて IDM MIM デバイス中のポテンシャルおよび化学結合状態を調査する。 過去に IDM MOS デバイスの HAXPES 測定を行っており、MOS 構造から得られた光電子スペクトルの解析も進めつつ、MIM デバイスの結果と比較することで IDM メモリの起源を探る。

3.研究の方法

(1) IDM 構造を構成する HfO₂、SiO₂および TiO₂ は、電子線蒸着法 [引用論文]を用いて下部 電極膜上に堆積した(TiN または TaN)。酸化膜堆積中の基板加熱は行わず、堆積後に後熱処理 (PDA: post deposition annealing, 300-400 , O₂/Ar 雰囲気)を施すことで酸化膜中の欠陥を 低減した。IDM 積層構造を形成後、電子線蒸着法を用いて約 50 nm の Ir 上部電極を形成し、MIM デバイスとした。 また、一部の試料では、

上部電極形成後にAr雰囲気中で PMA (post (a) metallization annealing) を施した。

 (2)印加電圧 HAXPES 測定は、SPring-8 の BL47XU ライン(h = 7940 eV)を用いて行った。上部 Ir 電極下の IDM 積層構造から放 出される光電子を検出するため、光電子の 脱出深さを考慮して、Ir 電極膜は約 15 nm とした。MOS キャパシタ試料としては、Ir 電 極 /2-nm-Hf02/1-ML Ti02/10-nm-Si02/n-Si 構造を用い [引用論文]、MIM デバイスと しては前述 (1)の条件で Ir 電極/3-nm-Si02/1-ML Ti02/4-nm-Si02/TaN 電極構造を 作製した。また、微小なピーク変化を比較 するため、表面 Ir 電極表面の価電子帯のエ



図 1 (a) HfO₂/SiO₂/1-ML TiO₂/HfO₂ IDM MIM デバイスの *I-V*特性. (b) クロスポイントメ モリアレイの 1/2 V,電流読み出し方式、(c) 1/3 V,電流読み出し方式.

ネルギーを揃えて各光電子スペクトルの変化を注意深く比較した。

4.研究成果

(1) 4-nm-Hf0₂/2.5-nm-Si0₂/1.5-nm-Hf0₂ IDM MIM デバイスの電流-電圧(I-V)特性を図1(a)に示 す[引用論文]。正電圧側で反時計回りの電流ヒステリシスが観察されており、抵抗変化が起 こることがわかる。図中の灰色線は100 サイクルの繰り返し動作を示しており、電流ループは極 めて安定している。ここで、読み出し電流を V_r =+1.5 V と仮定すると、高電流(SET)と低電流 (RESET)の比は一桁以上となっている。一方、負バイアス側の電流値は低く抑えられており、整 流作用が得られている。 V_r =+1.5 Vの SET 電流と-1.5 Vの電流を比較すると、一桁以上の電流 差となる。また、+1 V 付近の SET 電流特性は急峻な電流変化を示しており、このような非線形 の電流変化は、セレクター機能として利用できることが知られている。同様の抵抗変化と整流作 用が同一基板上の電極面積の異なるデバイスから安定して観察されており、上部電極の面積依 存性を調べたところ、SET 電流は電極面積に比例して増加することがわかっており、メモリセル 全面が電流変化を支配していると言える。一方、RESET 電流の電極面積依存性は小さく、酸化膜 中の欠陥起因のリーク電流が主成分であると推測された。

以上のメモリ・整流特性のデバイスをN×Nクロスポイント構造に組み込んだ際の読み出し電流マージンを見積もった。クロスポイントアレイの電流読み出し方式としては、種々の提案があり、本メモリの整流作用および非線形性を活かせる方式として、1/2 Vr方式 および 1/3 Vr方式 が知られている[図1(b),(c)]。ここで、図1の赤線(50 サイクルの平均電流)から見積られる+Vrおよび -VrのSET および RESET 電流を用いる。10% 読み出し電流マージンを仮定すると、1/3 Vr方式では 7 kbit、1/2 Vr方式では19 kbitのメモリアレイまで読み出しが可能であると見積られた。以上の考察より、本提案の IDM MIM メモリがクロスポイントメモリアレイとして応用できる可能性を有すると考えている。



|図2 (a) HfO2/1-ML TiO2/SiO2/n-Si MOS キャパシタの HAXPES 測定結果. (l) 0 V, (II) -5 V, (III) -5 V 印加後に 0 V に戻した後の光電子スペクトル. (b) 電圧印加によっ て起こるバンド傾き.

(2) MOS キャパシタ試料から得られた Hf 3d, Si 1s, Ti 1s 光電子スペクトルを図 2 (a)に示す [引用論文]。図中(II)に示した-5 V 印加時は、(I)の 0 V に比べて Si 1s スペクトルに大きな 変化が認められる。ここで、電圧印加による MOS 構造中のバンド変化は、図 2(b)のように推測 され、Ir 電極が接地されているため、上部電極に近い Hf02 と Ti02 のポテンシャル変化は小さい と予想される。また、誘電率が小さな Si02 のバンド曲がりが大きくなることも、実験結果と一

致する。一方、Si 1*s* スペクトルの変 化は複雑である。Si 基板のピークシ フトは4 Vを超えているが、印加電 圧の5 V より小さく、シリコン基板 の表面バンド曲がりを反映している と考えられる。SiO2のスペクトルは、 形状が明らかに変化しており、Si酸 (b) 化物とSi 基板の強度比も変化してい るように見える。これは、図2(b)の バンド曲がりから説明でき、表面側 の SiO₂ 領域から放出される光電子 は、SiOの光電子であるにもかかわら ず、Si 基板の結合エネルギーに近い エネルギーで検出されることにな る。実際は、傾いた SiO₂ 膜から放出 される光電子の積分となるため、ス ペクトル形状が変化することとな る。 以上のように、 MOS キャパシタか



図3 SiO₂/1-ML TiO₂/HfO₂ MIM 構造の HAXPES 測 定. (a) 測定試料の構造. (b) Si 1s ピーク結合エネル ギーの電圧依存性. (c) SET および RESR 状態の Ti 1s 光電子スペクトル.

らの光電子の解釈は複雑になるが、バンドの変化を考慮すれば、十分に説明できる結果であると 言える。

より解釈が容易な MIM デバイスの HAXPES 測定結果からは[図 3(a)]、詳しい内部構造の変化を 調べることが可能である [引用論文]。MIM の測定では、まずは、電圧が MIM 内部の酸化膜に 適切に印加されていることを確認するため、Hf 3d 光電子スペクトルのピークエネルギーおよび 半値幅の電圧依存性を丹念に調べた。酸化膜のバンドの傾きと矛盾のない電圧依存性が得られ ており、適正な電圧が印加されていると判断された。次に、電圧印加後に 0 バイアスに戻した際 のスペクトル変化に着目した。ここで、MIM デバイスにメモリ機能がなければ、0 バイアス状態 で常に同じスペクトルに戻ることになるが、実際には、各光電子スペクトルのピークエネルギー に僅かな違いが認められた。図 3(b)は、Si 1s ピークの結合エネルギーのシフト[BE = Si 1s - Si 1s(initial)]を示した結果である。-2 V 印加後は[SET]、初期状態よりも負結合エネルギ ー側へシフトし、+2 V 印加後は[RESET]、正結合エネルギー側へシフトしている。この結果は、 TiO2 近傍の界面ダイポールの変化で説明でき、また、MOS 型 IDM デバイスから観察されている 0.3 eV 程度の変調量ともおよそ一致する。さらに、SET 状態と RESET 状態のTi 1s スペクトル に明らかな違いが観察され [図 3(c)]、サブオキサイド(3+)の成分比が電圧印加で増減してい る。すなわち、Ti 原子近傍の結合状態の変化が HfO2/SiO2 界面近傍のポテンシャル分布の変化を 誘起することで IDM 動作が起こっていると推測される。

<引用論文>

宮田典幸、不揮発性記憶素子、特願 2018-194268 (特許第 6472149 号).

N. Miyata, Sci. Rep. 8, 8486 (2018).

N. Miyata, Materials 5, 512 (2012).

N. Miyata, K. Sumita, A. Yasui, R. Sano, R. Wada, and H. Nohira, Applied Physics Express, **14**, 071005 (2021).

N. Miyata, K. Sumita, A. Yasui, R. Wada, and H. Nohira, 2020 International Conference on Solid State Devices and Materials (SSDM2021), B-2-02 (2020).

Y. Kirihara, R. Tsujiguti, R. Wada, A. Yasui, N. Miyata, H. Nohira, Hard X-ray Photoemission Spectroscopy Study on Interface Dipole Modulation of Hf02/Si02 MIM Device, 2021 International Conference on Solid State Devices and Materials (SSDM2021), B-3-02 (2021).

5.主な発表論文等

〔雑誌論文〕 計1件(うち査読付論文 1件/うち国際共著 0件/うちオープンアクセス 1件)

| 1.著者名 Noriyuki Miyata,Kyoko Sumita,Akira Yasui,Ryousuke Sano,Reito Wada,and Hiroshi Nohira | 4 . 巻 14 |
|---|-------------|
| 2.論文標題 | 5 . 発行年 |
| Electrically induced change in Hf02/1-monolayer Ti02/Si02 metal-oxide-semiconductor stacks: | 2021年 |
| capacitance-voltage and hard X-ray photoelectron spectroscopy studies | |
| 3. 雑誌名 | 6.最初と最後の頁 |
| Applied Physics Express | 71005 |
| | |
| 掲載論文のDOI(デジタルオブジェクト識別子) | 査読の有無 |
| 10.35848/1882-0786/ac0b08 | 有 |
| オープンアクセス | 国際共著 |
| オープンアクセスとしている(また、その予定である) | - |

<u>〔学会発表〕 計10件(うち招待講演 1件/うち国際学会 6件)</u> 1 発表者名 〔学会発表〕

Noriyuki Miyata

2.発表標題

Interface dipole modulation in Hf02/Si02 MOS stack and the analog dynamics

3 . 学会等名

Collaborative Conference on Advanced Materials 2019(招待講演)(国際学会)

4.発表年 2019年

1.発表者名

野平 博司、和田 励虎、保井 晃、宮田 典幸

2.発表標題

バイアス印加硬X線光電子分光法によるHf02/Si02界面ダイポール変調の評価

3.学会等名

2019年第80回応用物理学会秋季学術講演会

4 . 発表年 2019年

1. 発表者名

Noriyuki Miyata

2.発表標題

Effect of EOT Scaling on Switching Operation of Hf02/Si02-Based Interface Dipole Modulation FETs

3.学会等名

2019 International Workshop on 'DIELECTRIC THIN FILMS FOR FUTURE ELECTRON DEVICES -SCIENCE AND TECHNOLOGY'-(国際学会)

4.発表年 2019年

1.発表者名

野平 博司、和田 励虎、保井 晃、宮田 典幸

2.発表標題

バイアス印加硬X線光電子分光法によるHf02/Si02界面ダイポール変調の検出

3 . 学会等名

電子デバイス界面テクノロジー研究会 材料・プロセス・デバイス特性の物理 (第25回研究会)

4 . 発表年

2020年

1 . 発表者名

Noriyuki Miyata, Kyoko Sumita, Akira Yasui, Reito Wada, and Hiroshi Nohira

2.発表標題

Resistive switching in two-terminal Hf02/Si02 stack with interface dipole modulation

3 . 学会等名

2020 International Conference on Solid State Devices and Materials (SSDM2021)(国際学会)

4.発表年 2020年

1.発表者名

Noriyuki Miyata

2.発表標題

STDP-like pulse response characteristics of interface dipole modulation FETs

3 . 学会等名

2020 International Conference on Solid State Devices and Materials (SSDM2021)(国際学会)

4.発表年 2020年

-

 1.発表者名 桐原芳治、和田励虎、辻口良太、保井晃、宮田典幸、野平博司

2.発表標題

HAXPESによる界面ダイポール変調機構の解明

3 . 学会等名

第68回 応用物理学会春季学術講演会

4.発表年 2021年

1.発表者名

Yoshiharu Kirihara, Ryota Tsujiguti, Reito Wada, Akira Yasui, Noriyuki Miyata, Hiroshi Nohira

2.発表標題

Hard X-ray Photoemission Spectroscopy Study on Interface Dipole Modulation of Hf02/Si02 MIM Device

3 . 学会等名

2021 International Conference on Solid State Devices and Materials (SSDM2021)(国際学会)

4.発表年 2021年

 1.発表者名 桐原芳治、辻口良太、保井晃、宮田典幸、野平博司

2.発表標題

HAXPESによる界面ダイポール変調発生の確認

3 . 学会等名

第82回 応用物理学会秋季学術講演会(国際学会)

4.発表年 2021年

 1.発表者名 桐原芳治,辻口良太,伊藤俊一,保井晃,宮田典幸,野平博司

2.発表標題

Hf02/Ti02/Si02構造の電圧印加によるTiの化学結合状態変化の観測

3 . 学会等名

電子デバイス界面テクノロジー研究会 材料・プロセス・デバイス特性の物理 (第27回研究会)

4 . 発表年 2022年

〔図書〕 計0件

〔産業財産権〕

〔その他〕

6.研究組織

| | 氏名 (ローマ字氏名) (研究者番号) | 所属研究機関・部局・職 (機関番号) | 備考 |
|-------|---------------------------|-----------------------|----|
| | 野平 博司 | 東京都市大学・理工学部・教授 | |
| 研究分担者 | (Nohira Hiroshi) | | |
| | (30241110) | (32678) | |

7.科研費を使用して開催した国際研究集会

〔国際研究集会〕 計0件

8.本研究に関連して実施した国際共同研究の実施状況