研究成果報告書 科学研究費助成事業



今和 4 年 6 月 1 5 日現在 機関番号: 14603 研究種目: 基盤研究(B)(一般) 研究期間: 2019~2021 課題番号: 19H02601 研究課題名(和文)アモルファス酸化物半導体における熱輸送に着目した高性能フレキシブル熱電素子の研究 研究課題名(英文)Research on high performance flexible thermoelectric device focusing on heat transport in amorphous oxide semiconductor 研究代表者 浦岡 行治(Uraoka, Yukiharu) 奈良先端科学技術大学院大学・先端科学技術研究科・教授

研究者番号:20314536

交付決定額(研究期間全体):(直接経費) 13,400,000 円

研究成果の概要(和文):200 以下の低温領域の廃熱を利用することを目的として、新しい薄膜材料を使った 熱電変換素子を提案した。用いた材料はInGaZnOをはじめとする酸化物半導体であり、アモルファスでも移動度 が高い、低温で薄膜形成が可能、液体プロセスでも形成可能である。そこで、「結晶性」、「形成プロセス方 法」、「デバイス構造」のそれぞれの観点から、系統的に実験を進め、さらに熱伝導率の低減を可能にする3次 元周期的ナノ構造プロセスなど新しい発想を加えることで、アモルファス酸化薄膜における熱輸送の物理を明ら かにし、同時にフレキシブル熱電素子の動作実証によって、その原理を検証した。

研究成果の学術的意義や社会的意義 地球温暖化の防止にむけて、再生エネルギーの研究は喫緊の課題である。本研究では、熱を電気に変換し、電子 機器の電源に活用する半導体プロセスや半導体素子の研究を行った。特に、酸化物半導体は、提案形成が可能、 電気特性が優れるといった特長を有している。本研究では、酸化物半導体を活用して、効率の高い、使いやすい 熱電変換素子の研究を行い、有意義な研究成果を得た。

研究成果の概要(英文):We proposed a thermoelectric conversion element using a new thin film material for the purpose of utilizing waste heat in the low temperature region of 200 ° C or less. The material used is an oxide semiconductor such as InGaZnO, which has high mobility even if it is amorphous, can be formed into a thin film at a low temperature, and can be formed by a liquid process. Therefore, from the viewpoints of "crystallineity", "formation process method", and "device structure", we systematically proceed with experiments and create new ideas such as a three-dimensional periodic nanostructure process that enables further reduction of thermal conductivity. The physics of heat transfer in an amorphous oxide thin film was clarified by adding, and at the same time, the principle was verified by demonstrating the operation of a flexible thermoelectric element.

研究分野:半導体工学

キーワード: 熱電変換素子 酸化物半導体 薄膜半導体 原子層堆積法 半導体デバイス

科研費による研究は、研究者の自覚と責任において実施するものです。そのため、研究の実施や研究成果の公表等に ついては、国の要請等に基づくものではなく、その研究成果に関する見解や責任は、研究者個人に帰属します。

様 式 C-19、F-19-1、Z-19(共通)

1.研究開始当初の背景

熱電デバイスは、廃熱を直接電気に変換できるデバイスである[1]、[2]。それらの性能は、多くの場合、 無次元の性能指数 zT (zT =S2 e/) で表される。ここで、S はゼーベック係数、 e は電気伝導率、 は 熱伝導率です。力率 (PF =S2 e) と呼ばれる分子成分は、熱電発電への電気的寄与を表す。潜在的な材料の 中で、酸化物は、その豊富さ、低毒性、および熱安定性のために望ましい[2]、[3]。インジウムガリウム亜 鉛酸化物は、その優れた移動度、低いオフ状態リーク電流、および低温加工性により、電子デバイス用の透 明酸化物半導体材料である[4]-[8]。 InGaZn0 とそれに関連する酸化物は、薄膜トランジスタのチャネル材 料としてよく研究されている[4] -[9]。アモルファスと結晶の両方の InGaZn0 薄膜も、比較的低い を示す ため、熱電用途で調査されている[10]、[11]。しかし、InGaZn0 薄膜の PF は、主に S と e とキャリア濃度 (n) との結合しているが反対の関係のために、約0.08 mW/mK2 の限界に達している[12]。したがって、S と e を分離することは、既知の制限を超えて PF を強化するための鍵となる。

薄膜トランジスタ(TFT)に酸化物を組み込むと、元の薄膜トランジスタと比較して PF が桁違いに改善されることが以前に報告されている[13] -[16]。これは主に、酸化物/絶縁体の界面での2次元電子ガス(2DEG)の形成に起因している[13] -[16]。Liangら [13]は、a-SnO₂ TFT におけるゲート電圧(V₆)印加によるSの変調を報告している。清水ら[14]は、TFT 構造でイオンゲートすると、ZnOの熱電 PF が著しく向上することを確認した。 2DEG の形成により、量子閉じ込め効果によりSと eを独立して改善することができた[14]。ただし、2DEG の形成がこれまで観察されていなかった一般的な酸化物 TFT で、Sと eを個別に制御できるかどうかは不明である。

2.研究の目的

本研究では、酸化物材料の熱電素子への応用を研究した。特に酸化物材料の代表であるである InGaZnO の 熱電性能が、TFT に組み込まれたときに大幅に向上する可能性を調査した。この研究では、従来の InGaZnO / SiO₂ TFT を使用したが、high-k 誘電体などの他のゲート絶縁体材料も検討できることを示す。正の V₆を印加 すると、InGaZnO / SiO₂界面領域での e は、界面での電荷キャリアの蓄積により指数関数的に増加した。こ れは興味深いことに、S のわずかな減少のみを伴い、PF は純粋な薄膜で通常観察される値よりも高い値に達 することを示した。

3.研究の方法

ボトムゲートトップコンタクト TFT は、ゲート絶縁体として 85nm の熱酸化された SiO₂ 層を備えた高濃度 にドープされた p 型 Si 基板ゲート電極上に作製された。チャネルの寸法は、L =0.9mm および W=0.4 mm であ った(図 1a)。最初に、70 nm のチャネル層が、室温でアモルファス InGaZnO(In₂O₃: Ga₂O₃: ZnO = 2:2: 1)の高周波マグネトロンスパッタリングによって堆積された。堆積中の RF 電力と圧力はそれぞれ 100W と 0.6Pa であった。パターン化は、従来のフォトリソグラフィーと 0.02MHCI によるウェットエッチングによっ て行われた。次に、金属薄膜(80 nm Ti / 20 nm Au)が電子ビーム蒸着によって堆積された。ソース電極と ドレイン電極も、フォトリソグラフィーとリフトオフによって形成された。次に、ポストアニーリングを 300 で 2 時間空気中(N₂: O₂ = 4:1)で実施した。転送(I_D-V₆)および出力(I_D-V_D)曲線は、半導体パラ メータアナライザ(Agilent 4156C)を使用して取得しました。すべての測定は、周囲雰囲気下で実行され た。 Sを決定するために、2つのペルチェデバイスを2 mm 間隔でサンプルの下に配置し、ソースとドレイン の間に温度勾配を誘導した(T=0-6K)。ステージは冷却水システムに取り付けられている。 Tは、デバ

イスの上部に配置された赤外線熱顕微鏡(QFI)[17]-[19]を使用 して測定された。デバイスサンプルはボトムゲートであるため、 AI / Au 薄膜でコーティングされた Si プレートをペルチェデバイ スとサンプルの間に配置して、Vgアプリケーションを容易にし た。 V₆を変化させながら、熱起電力(V)と Tを同時に監視 Vは、さまざまな Tにさらされている間に V_{D} = -10~ した。 10mV で測定された I_D-V_D曲線の電圧シフトから計算した。 V-

Tプロットの傾きはS値を表す。

4.研究成果

(1) 製造された InGaZnOTFT のトランジスタ 特性を図2に示す。図2aの伝達曲線は、印加さ てのドレイン電圧(V₀)に対して適切なスイッチ している。これは、典型的なトランジスタの動作 ている。ゼーベック電圧の範囲が予想される100 V₀でも、TFT の ON 電流はリーク電流(IG)よりも くなる。図には、移動度(µ)、しきい値電圧(V_{TH}) オフ比 (I_{OFF} / I_{ON}) などのトランジスタ特性が示され V_D = 0.1 V での線形領域の移動度は、式µ= gmL /

(WCoxV_b)を使用して計算された。ここで、gmは測定された相互コンダクタンス、CoxはSiO₂の静電容量で ある。得られた最大移動度は 10.4cm²V⁻¹S⁻¹であり、これは過去の文献[2]、[20]、[21]と矛盾しない。図 2b の TFT 出力曲線は、明確なピンチオフと飽和の動作を示している。これは、InGaZnOTFT が標準のトランジス タ理論に準拠していることを意味する。

(2)熱電特性を調べるために、さまざまな Vaの下 (V_D = -10~10 mV)から抽出された抵抗を使用して e ただし、考慮すべき厚さは、適用される V_aによって変 される。これを取得するために、標準の空乏近似式 n = (t_{ox}ed)に従って、InGaZnO 深度に沿った GI/チャネル 離に対してnを計算した。ここで、 ox、tox、e、およ 誘電体に対応する。一定、SiO₂の厚さ、電子電荷、GI/ からの InGaZnO 距離[22]。V_G=0 から 40V までの n-d プロ に示す。図 3a は、n が一般的に V₆とともに増加 未満で飽和することを示している。これは、電荷 存在を意味する。次に、n = n0 / e (n0 は正確に



で In-Vn曲線 を計算した。 化すると予想 界面からの距 チャネル界面 し、10nm 蓄積層の 境界面に

投影されたn)となる距離を、蓄積層の厚さ(tacc)として識別した。抽出された蓄積層の厚さは約1.3nmで あった。この蓄積層の厚さは正の V₀範囲に使用され、総膜厚(70 nm)は V₀≤0 に使用された。図 3b で明らか eは負の Vgではほとんど変化せず、正の VG では指数関数的に増加する。これは、トランジスタ なように、 伝導帯理論[23]に基づいて予想される。

(3)トランジスタがオンの場合(VG>0)、伝導帯はSiO2表面で下向きに曲がり、フェルミエネルギー



図 1(a) TFT 構造、(b) Seebeck 測定セットアッ プ、(c)実際の TFT の光学顕微鏡画像、および (d) サンプル熱マップ画像(実際の TFT)。



(EF)が伝導帯の最小値(CBM)より上に位置するようになった。その結果、電子は強制的にSi02/InGaZnO 界面に蓄積される。正の V₀をさらに大きくすると、界面での電子密度が高くなる可能性がある。トランジス タがオフの場合(Vg <0)、伝導帯は上向きに曲がり、EFはCBMの下に残る。その結果、電子は界面から追い 出される。この場合、キャリア蓄積層が存在しない可能性が高いため、システムは、TFT オフ状態の元の薄 膜と同様に機能すると想定できる。

(4)図 3cは、InGaZnO TFTのSに対するVgの影響を示している。トランジスタがオフの状態では、Sは 供給される負の V₆の大きさの影響を受けない。負の V₆領域から V₆=0 への S の増加は、適用された T によっ て引き起こされた ∀☆シフトに起因している可能性がある。ただし、トランジスタがオン状態のとき、S は 151.06 付近から 97.9µV/K までわずかに減少する傾向を示す。これは、Sとnの逆の関係のためと予想され る。興味深いことに、Eの2桁を超える増加を考慮すると、Sの減少は深刻ではない。これは、S- e 結合関 係の抑制の可能性を示唆している。このため、図 3d に示す PF は、VG- eの関係と同様に指数関数的に増加 する傾向を示している。方程式で示されるように、SはEよりも PF に大きな影響を与えるはずであるが、V。 による小さなSの変動は、 eの指数関数的な増加によって大きく影響された。 Vg変調による PFの大幅な改 善は、主に熱電的にアクティブな領域を極端に狭める GI/チャネルインターフェイスの蓄積層によって達成 できる可能性がある。

(5) InGaZnO TFT で発生する S- e デカップリングの性質を解明するために、神谷-野村パーコレーショ ンモデルを使用して、その熱電性能を元の InGaZnO 薄膜と比較して評価した。このパーコレーションモデル は、InGaZnO 薄膜の伝導メカニズムを説明するために広く使用されている[11]、[24]、[25]。モデルによれ ば、電荷輸送は、状態密度がエネルギーの平方根に依存する伝導帯で発生し、ポテンシャル障壁のガウス分 布が帯内に存在する。これは、Zn²⁺および Ga³⁺イオンのサイト共有による構造のランダム性に起因する可能性 がある [24]、[25]。これらの潜在的な障壁は、EF がテール状態にあるときに電子伝導を妨げ、低エネルギ ー状態のキャリアの寄与を弱める可能性がある[8]、[24]。このモデルは、Adler らによって数値的に記述さ れている [26]。

(6)神谷-野村パーコレーションモデル と eの理論的挙動を図 4a に示す。水色の ている理論値は、一定のを維持しながら ション係数の および パラメータを変化 によって得られた。また、InGaZnO TFT (赤 験データ、および以前の文献[11]、[27]か ファス (水色と濃い青の点)およびナノ結 点) InGaZnO 薄膜の実験データもプロ る。a-InGaZnO に関するデータは、堆

させた場合の熱電特性に対応してい



過去の文献からの InGaZnO 薄膜を備えた InGaZnOTFT。

る。 a-

InGaZn0-1の場合、考慮された要因は、堆積圧力(0.4-1.0 Pa)、ターゲットから基板までの距離(95-110 mm) および無線周波数電力(50-129 W)であった。 a-InGaZnO-2の場合、堆積雰囲気中の 0₂の量を変化さ せた(Ar で 0~6%)。すべての実験結果は、理論モデルを裏付けている。ただし、薄膜と TFT は、異なるパ ーコレーション係数パラメーター と の下で適合させることができる。これらは、それぞれ、潜在的なバ リアの平均幅と分布幅を示す。青と赤の線は、それぞれ薄膜と TFT の実験データによって示される傾向に最 も近いパーコレーション係数を持つ理論モデルに対応している。これは、2 つの材料システムの潜在的な障 壁の形状が異なることを意味する。 TFT は、より大きな とより小さな を示した。これは、潜在的な障壁 がより高く、より均一なピークで構成されていることを示唆している。これは、エネルギーフィルタリング

と呼ばれる現象によって引き起こされた可能性がある。この現象では、低エネルギーの電子がフィルターで 除去され、高エネルギーの電子が伝導輸送のみに関与する。効果として、高い電気伝導率を損なうことなく Sを増加させることができる[28] - [30]。

(7)次に、理論的および実験的な PF- e の関係を図 4b に示す。プロットは、同じ = 1.39 fs の下で、 TFT が元の薄膜と比較してより高い PF 値に到達できたことを示している。 TFT によって達成される最大 PF は、薄膜のそれよりも約 42%高くなる。これは、エネルギーフィルタリングによって引き起こされる S- e 結合の抑制に起因する可能性がある。さらに、TFT はより高い でフィッチングすることができ、 = 4.37 fs の場合、約 400 S/cm の導電率で最大~0.15mW/mK²に達することができる。 InGaZn0 / SiO₂界面で発生す るエネルギーフィルタリングは、非常に狭い熱電活性領域から生じる量子閉じ込めによって引き起こされた 可能性がある[24] -[26]。

(8)前述のように、TFT構造に統合された他の酸化物では、数桁までのPFの大幅な改善がすでに観察さ れている[13]-[16]。これは主に、2DEG形成によって引き起こされる量子効果に起因する。ただし、InG aZn0 / SiO₂ TFT の場合、PF は、InGaZnO 薄膜によって示される既知の PF 制限から 25%の増加しか示してい ない。これは、2DEG 形成が InGaZnO/SiO₂界面で発生しなかったことを示唆している可能性がある。それにも かかわらず、InGaZnO / SiO₂ TFT は、そのオン状態でエネルギーフィルタリング効果を誘発できることが実 証されている。このような現象の発生は、S- e 結合を大幅に抑制するのに十分であるように思われ、これ により、以前に観察された InGaZnO 薄膜の PF 限界を破ることができた。

参考文献

- [1] F. J. DiSalvo, Science, vol. 285, no. 5428, pp. 703-706, Jul. 1999.
- [2] H. Goldsmid, Introduction to Thermoelectricity, 2nd ed. Berlin, Germany: Springer-Verlag, 2010.
- [3] J. W. Fergus, J. Eur. Ceram. Soc., vol. 32, no. 3, pp. 525-540, Mar. 2012.
- [4] K. Nomura et al, Nature, vol. 432, no. 7016, pp. 488-492, Nov. 2004.
- [5] H. Hosono, Nature Electron., vol. 1, p. 428, Jul. 2018.
- [6] Y. Zhao et al, Adv. Funct. Mater., vol. 30, no. 34, Aug. 2020, Art. no. 2003285.
- [7] H.-W. Zan et al, Adv. Mater., vol. 24, no. 26, pp. 3509-3514, Jun. 2012.
- [8] Y. S. Rim et al, Adv. Mater., vol. 26, no. 25, pp. 4273-4278, Apr. 2014.
- [9] W. Cai et al, IEEE Electron Device Lett., vol. 42, no. 4, pp. 525-528, Apr. 2021.
- [10] B. Cui et al, J. Phys. Chem. C, vol. 120, no. 14, pp. 7467-7475, Mar. 2016.
- [11] T. Yoshikawa et al, Appl. Phys. Exp., vol. 6, Jan. 2013, Art. no. 021101.
- [12] Y. Fujimoto et al, AIP Adv., vol. 5, no. 9, Sep. 2015, Art. no. 097209.
- [13] D.-D. Liang et al, Appl. Phys. Lett., vol. 116, no. 14, Apr. 2020.
- [14] S. Shimizu et al, Proc. Nat. Acad. Sci. USA, vol. 113, pp. 488-492, May 2016.
- [15] H. Ohta et al, Adv. Sci., vol. 5, no. 1, Jan. 2018, Art. no. 1700696.
- [16] H. Ohta et al, Adv. Mater., vol. 24, no. 6, pp. 740-744, Jan. 2012.
- [17] S. Urakaw et al, Appl. Phys. Lett., vol. 102, no. 5, Feb. 2013.
- [18] M. Uenum et al, Appl. Phys. Lett., vol. 107, no. 7, Aug. 2015, Art. no. 073503.
- [19] M. Fujii et al, J. S. Jung, and J. Y. Kwon, Jpn. J. Appl. Phys., vol. 47, no. 8, pp. 6236-6240, Aug. 2008.
- [20] T. Takahashi et al, Appl. Phys. Exp., vol. 12, no. 9, Aug. 2019, Art. no. 094007.
- [21] J. P. Bermundo et al, J. Phys. D, Appl. Phys., vol. 49, no. 3, Dec. 2015, Art. no. 035102
- [22] M. Kiguchi et al, Jpn. J. Appl. Phys., vol. 42, pp. L1408-L1410, Dec. 2003.
- [23] S. Sze and M. Lee, Semiconductor Devices, 3rd ed. New York, NY, USA: Wiley, May 2012.
- [24] T. Kamiya et al, Appl. Phys. Lett., vol. 96, no. 12, Mar. 2010, Art. no. 122103.
- [25] W. C. Germs et al, Phys. Rev. B, Condens. Matter, vol. 86, no. 15, pp. 155319-1-155319-8, Oct. 2012.
- [26] D. Adler et al, Solid State Commun., vol. 12, pp. 9-12, Jan. 1973.
- [27] J. Felizco et al, Appl. Surf. Sci., vol. 527, p. 14679, Oct. 2020.
- [28] D. Narducci et al, J. Solid State Chem., vol. 193, pp. 19-25, Sep. 2012.
- [29] M. S. Dresselhaus et al, Adv. Mater., vol. 19, no. 8, pp. 1043-1053, Mar. 2007.
- [30] C. Gayner et al I, "Adv. Funct. Mater., vol. 30, no. 18, May 2020.

5.主な発表論文等

<u>〔雑誌論文〕 計8件(うち査読付論文 8件/うち国際共著 1件/うちオープンアクセス 0件)</u>

1.著者名	4.巻
Felizco Jenichi Clairvaux, Uenuma Mutsunori, Ishikawa Yasuaki, Uraoka Yukinaru	521
2.論文標題	5 . 発行年
Optimizing the thermoelectric performance of InGaZnO thin films depending on crystallinity via	2020年
hydrogen incorporation	
3.雑誌名	6.最初と最後の頁
Applied Surface Science	146791 ~ 146791
掲載論文のDOI(デジタルオブジェクト識別子)	査読の有無
10.1016/j.apsusc.2020.146791	有
「オープンアクセス	国際共著
オープンアクセスではない、又はオープンアクセスが困難	-

1.著者名	4.巻
Felizco Jenichi, Juntunen Taneli, Uenuma Mutsunori, Etula Jarkko, Tossi Camilla, Ishikawa	12
Yasuaki, Tittonen Ilkka, Uraoka Yukiharu	
2.論文標題	5 . 発行年
Enhanced Thermoelectric Transport and Stability in Atomic Layer Deposited-Hf02/ZnO and	2020年
Ti02/ZnO-Sandwiched Multilayer Thin Films	
3.雑誌名	6.最初と最後の頁
ACS Applied Materials & Interfaces	49210 ~ 49218
掲載論文のDOI(デジタルオプジェクト識別子)	査読の有無
10.1021/acsami.0c11439	有
「オープンアクセス	国際共著
オープンアクセスではない、又はオープンアクセスが困難	該当する

1.著者名	4.巻
Corsino Dianne C., Bermundo Juan Paolo S., Kulchaisit Chaiyanan, Fujii Mami N., Ishikawa	2
Yasuaki, Ikenoue Hiroshi, Uraoka Yukiharu	
2.論文標題	5 . 発行年
High-Performance Fully Solution-Processed Oxide Thin-Film Transistors via Photo-Assisted Role	2020年
Tuning of InZnO	
3.雑誌名	6.最初と最後の頁
ACS Applied Electronic Materials	2398 ~ 2407
掲載論文のDOI(デジタルオプジェクト識別子)	査読の有無
10.1021/acsaelm.0c00348	有
「オープンアクセス	国際共著
オープンアクセスではない、又はオープンアクセスが困難	-

1.著者名	4.巻
Safaruddin Aimi Syairah、Bermundo Juan Paolo Soria、Yoshida Naofumi、Nonaka Toshiaki、Fujii	41
Mami N., Ishikawa Yasuaki, Uraoka Yukiharu	
2.論文標題	5 . 発行年
Improvement in Bias Stress Stability of Solution-Processed Amorphous InZnO Thin-Film	2020年
Transistors via Low-Temperature Photosensitive Passivation	
3.雑誌名	6.最初と最後の頁
IEEE Electron Device Letters	1372 ~ 1375
掲載論文のDOI(デジタルオプジェクト識別子)	査読の有無
10.1109/LED.2020.3011683	有
オープンアクセス	国際共著
オープンアクセスではない、又はオープンアクセスが困難	-

1.著者名 Takahashi Takanori、Fujii Mami N.、Miyanaga Ryoko、Miyanaga Miki、Ishikawa Yasuaki、Uraoka Yukiharu	4 . 巻 13
2.論文標題	5 . 発行年
Unique degradation under AC stress in high-mobility amorphous InWZnO thin-film transistors	2020年
3.雑誌名	6 . 最初と最後の頁
Applied Physics Express	054003~054003
掲載論文のDOI(デジタルオブジェクト識別子)	査読の有無
10.35848/1882-0786/ab88c5	有
オープンアクセス オープンアクセスではない、又はオープンアクセスが困難	国際共著
1.著者名	4 . 巻
Yuki Hashima, Takanori Takahashi, Yasuaki Ishikawa, and Yukiharu Uraoka	2
2 . 論文標題 Development of High-Reliability and -Stability Chemical Sensors Based on an Extended-Gate Type Amorphous Oxide Semiconductor Thin-Film Transistor	5 . 発行年 2020年
3 . 雑誌名	6.最初と最後の頁
ACS Appl. Electron. Mater.	405-408
掲載論文のDOI(デジタルオブジェクト識別子)	査読の有無
10.1021/acsaelm.9b00844	有
オープンアクセス	国際共著
オープンアクセスではない、又はオープンアクセスが困難	
1 . 著者名 T. Takahashi, R. Miyanaga, M. N. Fujii, J. Tanaka, K. Takechi, H. Tanabe, J. P. Bermundo, Y. Ishikawa and Y. Uraoka	4.巻 12
2 .論文標題	5 . 発行年
Hot carrier effects in InGaZnO thin-film transistor	2019年
3 . 雑誌名	6.最初と最後の頁
Applied Physics Express	094007-1,-4
掲載論文のDOI(デジタルオプジェクト識別子)	査読の有無
10.7567/1882-0786/ab3c43	有
オープンアクセス	国際共著
オープンアクセスではない、又はオープンアクセスが困難	
1 . 著者名	4.巻
Y.Uraoka, J. P. Bermundo, M.N. Fujii, M. Uenuma, and Y. Ishikawa	58
2.論文標題 Degradation phenomenon in metal-oxide semiconductor thin-film transistors and technique for its reliability evaluation and suppression	5 . 発行年 2019年
3.雑誌名	6.最初と最後の頁
Japanese Journal of Applied Physics	90502
掲載論文のDOI(デジタルオブジェクト識別子)	査読の有無
10.7567/1347-4065/ab1604	有

〔学会発表〕 計5件(うち招待講演 1件/うち国際学会 5件)

1 . 発表者名

Mutsunori Uenuma, Yukiharu Uraoka

2.発表標題

Bayesian optimization and expected hyper volume improvement for SiO2/GaN capacitor

3 . 学会等名

International Conference on Solid State Devices and Materials(国際学会)

4.発表年

2020年

1.発表者名

Yukiharu Uraoka

2.発表標題

Hot Carrier Degradation in High Mobility Metal Oxide Thin Film Transistors

3.学会等名 SID2020(招待講演)(国際学会)

4.発表年 2020年

1.発表者名

Hoshito Murakawa, Mutsunori Uenuma, Jenichi Felizco, Yukiharu Uraoka

2 . 発表標題

Thermoelectric Properties in Thin Film with pn Junction

3 . 学会等名

17th European Conference on Thermoelectrics(国際学会)

4 . 発表年 2019年

1.発表者名

Mutsunori Uenuma, Yukiharu Uraoka

2.発表標題

Film TEG with Controlled Heat Flow

3 . 学会等名

17th European Conference on Thermoelectrics (国際学会)

4.発表年 2019年

1 . 発表者名

Jenichi Clairvaux Felizco, Hoshito Murakawa, Yasuaki Ishikawa, Yukiharu Uraoka

2.発表標題

Inducing Thermoelectricity in C-axis Aligned Crystalline InGaZnO Thin Film via Hydrogen Annealing

3 . 学会等名

International Conference on Solid State Devices and Materials 2019(国際学会)

4.発表年

2019年

〔図書〕 計1件

1 . 著者名	4 . 発行年
浦岡行治他	2020年
2 . 出版社	5 . 総ページ数
株式会社 情報機構	596 (うちp.386-388,p.471-472)
3 . 書名 マテリアルインフォマティクス Q&A集	

〔産業財産権〕

〔その他〕

6.研究組織

_			
	氏名 (ローマ字氏名) (研究者番号)	所属研究機関・部局・職 (機関番号)	備考
	上沼 睦典	奈良先端科学技術大学院大学・先端科学技術研究科・准教授	
研究分担者	(Uenuma Mutsunori)		
	(20549092)	(14603)	
	Bermundo J.P.S	奈良先端科学技術大学院大学・先端科学技術研究科・助教	
研究分担者	(Joan Bermundo) (60782521)	(14603)	
	石河~泰明	奈良先端科学技術大学院大学・先端科学技術研究科・准教授	
研究分担者	(Yasuaki Ishikawa)		
	(70581130)	(14603)	

7.科研費を使用して開催した国際研究集会

〔国際研究集会〕 計0件

8.本研究に関連して実施した国際共同研究の実施状況