研究成果報告書 科学研究費助成事業

今和 5 年 6 月 1 2 日現在

機関番号: 25301 研究種目:基盤研究(C)(一般) 研究期間: 2020~2022 課題番号: 20K04602 研究課題名(和文)放射光直接エッチングによる短ミリ波帯テフロンSIW集積回路の開発 研究課題名(英文)Development of PTFE SIW integrated circuits for short millimeter-wave band by SR direct etching 研究代表者 岸原 充佳(Kishihara, Mitsuyoshi) 岡山県立大学・情報工学部・准教授 研究者番号:50336905 交付決定額(研究期間全体):(直接経費) 3.300.000円

研究成果の概要(和文): 放射光直接エッチングにより微細テフロン構造体を形成する方法を利用して、形状 強度があり、回路設計自由度の高い誘電体基板集積導波路(SIW)型の短ミリ波帯集積回路が実現可能なことを明 らかにした。 G帯(140-220 GHz)を動作帯域とするSIW十字形3dBカプラやSIW横断回路を集積化した4×4バトラーマトリクス を設計・試作し、測定したアンテナビーム方向が数値シミュレーション結果と大よそ一致しているという事実か らその有効性を確認した。

研究成果の学術的意義や社会的意義
一般生活への無線通信端末が普及した現在、ミリ波帯やテラヘルツなどの未利用周波数領域の有効活用が強く求 められている。100 GHzを超えるような高周波数領域では、回路素子も精密な微細構造が求められる。その際、 微細構造の形状保持と回路設計の自由度、複数回路の集積化などが求められる。本研究成果は、これらに優れる SIW型導波路を用いて短ミリ波帯からテラヘルツ帯にまで適用可能なテフロンベースのSIW集積回路が実現するこ とを示した。

研究成果の概要(英文): It has demonstrated that the substrate integrated waveguide (SIW) type short millimeter-wave integrated circuits, which have structural strength and high flexibility in

circuit design, can be realized. The 4×4 Butler matrices integrated with the SIW cruciform 3-dB couplers and the SIW intersection circuits were designed at G-band (140-220 GHz) and fabricated as a trial. The validity of the design and fabrication results was confirmed from the fact that the measured directions of the antenna beam roughly agreed with the results of the numerical simulations.

研究分野:マイクロ波ミリ波工学

キーワード: 放射光直接エッチング 微細加工 短ミリ波帯集積回路 テフロンSIW

科研費による研究は、研究者の自覚と責任において実施するものです。そのため、研究の実施や研究成果の公表等に ついては、国の要請等に基づくものではなく、その研究成果に関する見解や責任は、研究者個人に帰属します。



1. 研究開始当初の背景

(1) 近年、種々の微細加工技術を活用して機械部品や光スイッチの様なマイクロデバイスを実現しようとする研究が盛んである。主な微細加工技術としては、レーザ加工、リソグラフィ、LIGA などが知られている。また、積層造形技術(Additive Manufacturing Technology)に基づく樹脂 /金属構造の製作にも注目が集まっている。金属 3D プリンタの性能向上により、マイクロ波・ ミリ波工学の分野においても各種回路素子を積層造形技術で実現しようとする試みが多く見ら れる。今後の更なる技術発展により、AM 技術の寸法精度や表面粗さは向上していくものと予想 されるが、現状では一般的には数 10 µm のオーダーにとどまっている。

(2) マイクロ波材料としても広く利用されるテフロン(PTFE)は、優れた電気的特性、熱的特性、耐化学特性などを持っているが、機械加工が困難な材料としても知られている。しかし、放射光を照射すれば、サブミクロン加工と高アスペクト比加工を同時に行うことができる。また、加工後の表面粗さは数 nm となる。このことに基づいて、私はこれまでに放射光エッチングでテフロンの微細加工を行い、これを媒体として周囲に金属を蒸着させる方法で、ミリ波・短ミリ波帯テフロン充填導波管回路の開発と集積化を積極的に行ってきた(2014-2016 基盤研究(C) 26420314)。

一般生活への無線通信端末が普及した現在、マイクロ波帯以下の周波数の逼迫に加えて、高指 向性、低干渉性、高速通信などを積極的に利用するためミリ波帯やテラヘルツなどの未利用周波 数領域の有効活用が強く求められている。100 GHz を超えるような高周波数領域では、回路素子 も精密な微細構造が求められる。この期待に応え、電波資源拡大に貢献していくためには、当該 周波数域での各種回路システムの構成方法に加えてそれを実現する製作技術(特殊加工技術)の 確立が鍵である。

2. 研究の目的

本研究は、放射光直接エッチングにより微細テフロン構造体を形成する方法を利用して、形状 強度、回路設計自由度の高い誘電体基板集積導波路(SIW, Substrate Integrated Waveguide)型 の短ミリ波(テラヘルツ波)帯集積回路の製作方法を確立することを目的とする。これにより、文 字通りテフロン基板に集積した(埋め込んだ)導波管集積回路の実現を目的とする。

3. 研究の方法

(1) 研究の大まかな流れは次のようになる。①製作する SIW 等の回路パターンを設計し、X 線 マスクを準備する。②放射光でテフロンシートの精密加工を行い、微細テフロン構造物を得る。 ③微細テフロン構造物に Au のスパッタ蒸着と電解めっきを施す。④完成した試作回路の伝送特 性等を測定・評価する。本研究の放射光エッチングは、NewSUBARU 放射光施設のビームライン"大 面積 X 線露光システム BL-2"を使用する。

(2) 本研究では、SIW型の短ミリ波帯集積回路として4×4バトラーマトリクスを扱う。バトラ ーマトリクスは、図1に示すように4つの3dB90°ハイブリッド、2つの45°移相器、および 2つの交差回路から構成できる。信号の入力されるポート(ポート#1~#4)に応じて出力ポート間 (#5~#8)の位相差が変化するため、指向性方向を制御可能なビーム形成回路となる。各要素回路 は位相を考慮して相互接続される必要がある。本研究では、90°ハイブリッドおよび交差回路と して、十字形3dBカプラおよび横断回路(0 dBカプラ)を採用する。図2は、4つの十字形カプ ラ、2つの横断回路、接続用および移相用テフロンSIWで構成した4×4バトラーマトリクスの レイアウトとポート#1から入力した場合の信号伝搬シミュレーションを示している。このレイ アウトは、電磁界シミュレータ HFSS で位相を確認しながら各素子を繋ぎ合わせることで得た。 SIWを形成するスルーホールは1辺0.30 mmの正方形

を基本としているが、曲線区間や隣接回路との干渉を 避けるため、間隔やサイズを調整している。



図1 4×4バトラーマトリクスのブロック図



図2 バトラーマトリクスの形状と 伝搬シミュレーション

(3) テフロン SIW 型バトラーマトリクスの製作プロセスは、テフロンシートの放射光直接エッ チング、および金のスパッタと電解めっきから成る。図3は、放射光直接エッチングの実施状況 を示している。回路パターンを写したステンシルマスク(厚100 µm の SUS304,公差±7.5 µm)を テフロンシート上に置き、ヒーターでテフロンシートの背面から加熱を行う(約150℃)。その後、 チャンバー内を真空に引きスキャン露光を行えばパターン全体が逐次照射され、化学処理する ことなく回路パターンが得られる。

(4) エッチングで得られたテフロンパターンの表面全体に Au をスパッタすることで、金属薄膜で覆われた SIW 構造を完成させる。Ar プラズマへの暴露を数分間行うことでテフロンの表面 改質を行った後に、RF スパッタで Au の薄膜を形成する (図 4)。スパッタで約 500 nm の Au 膜を 形成する。スパッタは、テフロンシートの両面について行う。その後、十分な膜厚を確保するため、電解めっきで Au 膜を約 5 μm まで堆積させる。



図3 放射光エッチング概念図



図4 Auのスパッタ概念図

(5) なお、本研究では 4×4 バトラーマトリクスの出力ポート#5~#8 にホーンアンテナを接続 し、その放射パターンを測定することで妥当性を評価する。そのため、ホーンアンテナも予めバ トラーマトリクスのパターンに含めて一体化して製作する。

4. 研究成果

(1) 研究方法で述べた設計、製作プロセスに基づいて、180 GHz 帯テフロン SIW 4×4 バトラ ーマトリクスを試作した。図 5(a)に、放射光直接エッチングによって得たテフロンパターンの ひとつを示している。照射した X線量は 2560 Asec である(露光時間:約 2.5 時間)。右側の長方 形パターンは、Au スパッタを行う場合にホーンアンテナのホーン開口を塞ぎ、Au 付着を避ける ために使用するテフロン片である。同図より、大よそ良好なテフロンパターンが得られているこ とが分かる。図 5(b)の写真は、スパッタと電解めっきを施して Au 薄膜で覆われたテフロンパタ ーンを示している。電解めっき後、Au 膜厚は約 5 µm になっている。



(a)



(b)

図5 SIW型4×4バトラーマトリクスの試作結果(a)放射光直接エッチングで得たテフロ ンパターン(b) Auのスパッタ・電解めっきで表面に金属膜を形成したテフロンパターン

(2) Au 膜の形成後に不要な枠を切除すれば、図 6(a)に示すようなテフロン SIW バトラーマト リクスが完成する。ホーンアンテナ開口部は、Au スパッタ時に開口面を塞ぐ方法で、図 6(b)に 示すように Au 膜の無い状態が実現できている。入力ポート面についても同様の処理を行った。 ポート#1~#4 の内、入力を接続しないポートについては短絡状態としている。





(a)

(b)

図6 完成したバトラーマトリクス (a)周囲の不要枠を切除したバトラーマトリクス (b)ホ ーンアンテナ開口付近の様子(枠切除前) (3) 180 GHz 帯テフロン SIW バトラーマトリクスの特性を評価するため、図7(a) に示す周波数 3 逓倍器と検波器を用いた測定環境を構築し、ホーンアンテナによる放射パターンを測定した。 ベクトルネットワークアナライザ(Agilent E8361C)をV帯信号源(50 GHz - 70 GHz)として用 い、パワーアンプ(Millitech, 50 GHz - 66 GHz, +15 dBm)で3 逓倍器の動作に必要な電力へ と増幅する。そして、増幅したV帯信号を3 逓倍器 (VDI WR5.1×3 Broadband Tripler, 140 GHz - 220 GHz)へ入力すれば、150 GHz - 210 GHz の周波数を得ることができる。今回、3 逓倍 器の出力にコニカルホーン(gain: 21dB, WR-5 導波管)を接続して送信アンテナとして用い、定 対象となるテフロン SIW4×4 バトラーマトリクスをG帯検波器(VDI WR5.1 Zero-Bias Detector, 140 GHz - 220 GHz)の前に接続して受信電力を測定する。検波器は、入力電力に比例した DC 電 圧を出力する。アンテナ角度を変化させて放射パターンを得るため、図7(b)のように RC サーボ による回転台にバトラーマトリクスを載せた。



(a)



(h)

図7 180GHz 帯テフロン SIW バトラーマトリクスの放射パターン測定システム(a) 全体 (b) 回転台に載せたバトラーマトリクスとアンテナの配置

(4) バトラーマトリクスは、入力ポート位置に応じて2種類のパターンを試作した。図8(a)は、 入力ポート#1に対応する試作バトラーマトリクスについて、周波数180 GHz で測定したH面放 射パターンを示している。アンテナを正面から左に回転させた角度をプラスに取っており、測定 値は最大値で正規化している。赤の実線が測定した放射パターンで、主ビームの方向が大よそ電 磁界シミュレータ HFSS の計算結果(青の一点鎖線)と一致していることが確認できる。ホーンア ンテナの配置間隔などは最適化されておらず、メインビームの方向-10°に意味はないが、バト ラーマトリクスとして動作していることが確認できる。

図 8(b)は、入力ポート#2 に対応する試作バトラーマトリクスの H 面放射パターン測定結果を示している。+30°付近と-45°付近にピークを持つ特性になっている。-45°付近のピークについては HFSS の結果とも良く一致しているが、+30°付近については測定結果と HFSS の計算結果 との間に約 15°の差が見られる。誤差の原因については、再試作による検証が望ましい。



図 8 180 GHz におけるテフロン SIW4×4 バトラーマトリクスの H 面放射パターン測定結果 (a)入力ポート#1, (b)入力ポート#2

(5) 放射光直接エッチング、Auのスパッタおよび電解めっきから成る製作プロセスで短ミリ波 帯のテフロン SIW 4×4 バトラーマトリクスを試作・測定することで、十字型カプラや横断回路 など複数の SIW 回路素子によって構成される短ミリ波帯集積回路が実現することを示した。実 現した回路は、文字通りテフロン基板に集積した導波管集積回路となった。伝搬損失を明らかに することは、今後の課題のひとつと考える。

5.主な発表論文等

〔雑誌論文〕 計4件(うち査読付論文 4件/うち国際共著 0件/うちオープンアクセス 2件)

1.者省名 Mitsuyoshi KISHIHARA,Masaya TAKEUCHI,Akinobu YAMAGUCHI,Yuichi UTSUMI,Isao OHTA	4.
2.論文標題	5 . 発行年
Design and Fabrication of PTFE Substrate Integrated Waveguide Coupler by SR Direct Etching	2021年
3.雑誌名	6.最初と最後の頁
IEICE Transactions on Electronics	446 ~ 454
掲載論文のDOI(デジタルオプジェクト識別子)	査読の有無
10.1587/transele.2020ECP5043	有
「オープンアクセス	国際共著
オープンアクセスとしている(また、その予定である)	-

1.者者名	4 . 香
岸原 充佳,河合 正,太田 勲	J105-C
2.論文標題	5 . 発行年
短ミリ波帯E面空胴型導波管3dBカプラ エンドミルサイズを考慮した設計	2022年
3.雑誌名	6 . 最初と最後の頁
電子情報通信学会論文誌C	112~113
掲載論文のDOI(デジタルオプジェクト識別子)	査読の有無
10.14923/transelej.2021JCF6004	有
オープンアクセス オープンアクセスではない、又はオープンアクセスが困難	国際共著

1. 者者名	4.巻
Mitsuyoshi KISHIHARA, Kaito FUJITANI, Akinobu YAMAGUCHI, Yuichi UTSUMI, Isao OHTA	E106.C
2.論文標題	5 . 発行年
Design and Fabrication of PTFE Substrate-Integrated Waveguide Butler Matrix for Short	2023年
Millimeter Waves	
3.雑誌名	6.最初と最後の頁
IEICE Transactions on Electronics	111 ~ 115
掲載論文のD01(デジタルオブジェクト識別子)	査読の有無
10.1587/transele.2022ECS6003	有
オープンアクセス	国際共著
オープンアクセスとしている(また、その予定である)	-
掲載論文のD0I(デジタルオブジェクト識別子) 10.1587/transele.2022ECS6003 オープンアクセス オープンアクセスとしている(また、その予定である)	査読の有無 有 国際共著 -

1.著者名	4.巻
岸原 充佳,藤谷 海斗,中野 智之,山口 明啓,内海 裕一,太田 勲	-
2.論文標題	5 . 発行年
放射光エッチングによる短ミリ波帯PTFE基板集積導波管横断回路の試作	2023年
3.雑誌名 電子情報通信学会論文誌C	6 . 最初と最後の頁 - -
掲載論文のD0I(デジタルオブジェクト識別子)	査読の有無
なし	有
オープンアクセス	国際共著
オープンアクセスではない、又はオープンアクセスが困難	-

〔学会発表〕 計3件(うち招待講演 0件/うち国際学会 0件)

1.発表者名 岸原充佳

2 . 発表標題

短ミリ波帯PTFE基板集積導波管バトラーマトリクスの試作・評価

3.学会等名 電子情報通信学会マイクロ波研究会

4.発表年 2021年

1.発表者名 岸原充佳,竹内雅耶,山口明啓,内海裕一,太田勲

2.発表標題 180GHz帯PTFE基板集積導波管バトラーマトリクスの試作

3.学会等名 2020年電子情報通信学会ソサイエティ大会

4.発表年 2020年

1.発表者名
 岸原充佳,藤谷海斗,山口明啓,内海裕一,太田勲

2 . 発表標題

G帯PTFE SIW十字交差形3dBカプラの試作・評価

3 . 学会等名

2021年電子情報通信学会総合大会

4.発表年 2021年

〔図書〕 計0件

〔産業財産権〕

〔その他〕

6.研究組織

	氏名 (ローマ字氏名) (研究者番号)	所属研究機関・部局・職 (機関番号)	備考
研究協力者	内海 裕一 (Utsumi Yuichi)	兵庫県立大学・高度産業科学技術研究所・教授	
	(80326298)	(24506)	

7.科研費を使用して開催した国際研究集会

〔国際研究集会〕 計0件

8.本研究に関連して実施した国際共同研究の実施状況